

300mA LDOレギュレータ

NO.JA-236-160824

■ 概要

RP114xシリーズはCMOSプロセス技術を用いて開発した、高リップル除去率、低入出力電圧差、高精度、低消費電流の正電圧ボルテージレギュレータICで、基準電圧源、誤差増幅器、出力電圧設定用抵抗網、短絡電流制限回路、チップイネーブル回路等から構成されています。

RP114xシリーズの入力電圧は1.4Vから、出力電圧は0.8Vから対応可能でありIC内で固定されています。CMOSプロセスによる低消費電流特性に加え、低ON抵抗 $r_{DS(on)}$ 内蔵による低入出力電圧差およびチップイネーブル機能により電池の高寿命化に対応できます。また、従来のCMOSプロセスによるレギュレータに比べ、リップル除去率、入力過渡応答、負荷過渡応答特性に優れ携帯通信機器の電源に適した製品となっております。

パッケージは、DFN(PLP)1010-4、SC-88A、SOT-23-5をご用意しています。

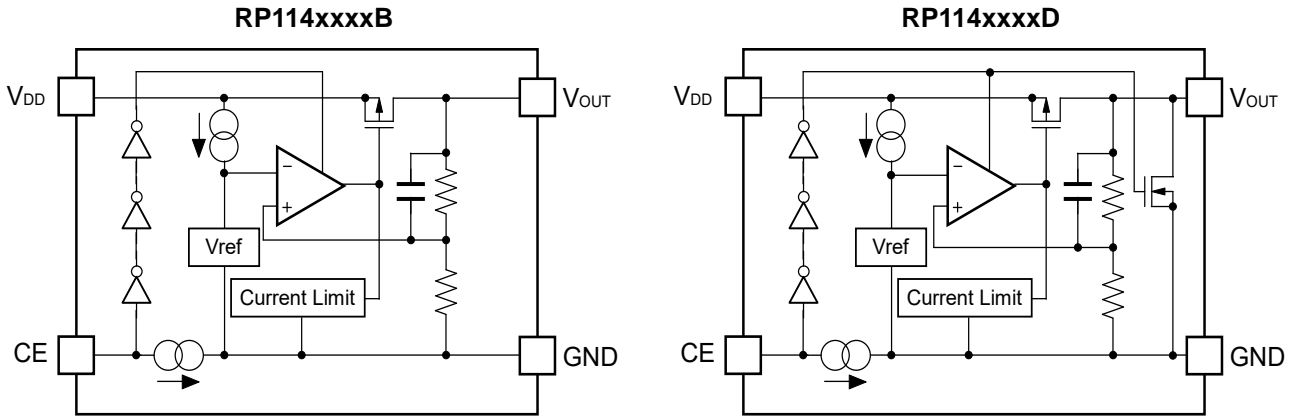
■ 特長

- 消費電流…………… Typ. 50 μ A
- 消費電流 (スタンバイ時) …… Typ. 0.1 μ A
- 入力電圧範囲…………… 1.4V~5.25V
- 出力電圧範囲…………… 0.8V~3.6V (0.1V単位)
*その他の電圧はマーク略号一覧表をご参照ください。
- 出力電圧精度…………… $\pm 1.0\%$ ($V_{SET} > 2.0V$, $T_{opt} = 25^{\circ}C$)
- 出力電圧の温度係数…………… Typ. ± 80 ppm/ $^{\circ}C$
- 入出力電圧差…………… Typ. 0.25V ($I_{OUT} = 300mA$, $V_{SET} = 2.8V$)
- リップル除去率…………… Typ. 75dB ($f = 1kHz$)
- 入力安定度…………… Typ. 0.02%/V
- パッケージ…………… DFN(PLP)1010-4, SC-88A, SOT-23-5
- 短絡電流制限回路内蔵…………… Typ. 60mA
- 過電流保護回路内蔵
- セラミックコンデンサ対応…………… 1.0 μ F以上

■ アプリケーション

- 携帯用通信機器、カメラ、ビデオの定電圧源
- バッテリー使用機器の定電圧源
- 家庭用電気製品の定電圧源

■ ブロック図



■ セレクションガイド

RP114xシリーズは、出力設定電圧、オートディスチャージ機能の有無、パッケージ等を用途によって選択指定することができます。

製品名	パッケージ	1 リール個数	鉛フリー	ハロゲンフリー
RP114Kxx1*(y)-TR	DFN(PLP)1010-4	10,000 pcs	○	○
RP114Qxx2*(y)-TR-FE	SC-88A	3,000 pcs	○	○
RP114Nxx1*(y)-TR-FE	SOT-23-5	3,000 pcs	○	○

xx : 出力設定電圧を 0.8V (08) ~3.6V (36) まで、0.1V 単位で指定

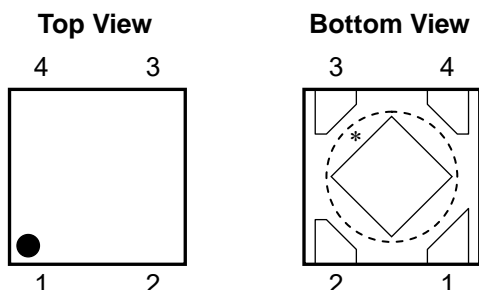
(y) : 出力設定電圧が 0.01 V 単位の場合
 (1.05 V, 1.15 V, 1.25 V, 1.35 V, 1.75 V, 1.85 V, 2.85 V, 3.45 V)
 例 : 出力設定電圧が 1.25 V の場合、RP114K121*5-TR
 出力設定電圧が 1.85 V の場合、RP114K181*5-TR

* : オートディスチャージ機能の有無を下記から選択
 (B) オートディスチャージ機能なし
 (D) オートディスチャージ機能あり

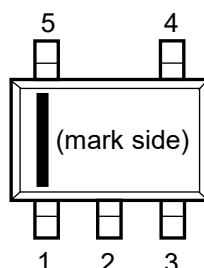
オートディスチャージ機能とは、アクティブ状態からスタンバイ状態にチップイネーブル信号を切替えた時に、外付けコンデンサにたまった電荷を抜き、出力を素早く0Vに落とす機能です。

■ 端子説明

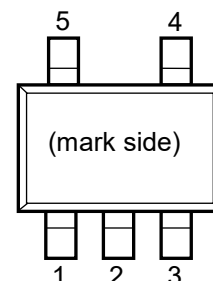
● DFN(PLP)1010-4



● SC-88A



● SOT-23-5



● DFN(PLP)1010-4

端子番号	端子名	機能
1	V _{OUT}	出力端子
2	GND	グラウンド端子
3	CE	チップイネーブル端子 ("H"アクティブ)
4	V _{DD}	入力端子

*) パッケージ裏面のタブの電位は基板電位 (GND) です。
GND端子と接続する (推奨) か、オープンとしてください。

● SC-88A

端子番号	端子名	機能
1	CE	チップイネーブル端子 ("H"アクティブ)
2	NC	ノーコネクション
3	GND	グラウンド端子
4	V _{OUT}	出力端子
5	V _{DD}	入力端子

● SOT-23-5

端子番号	端子名	機能
1	V _{DD}	入力端子
2	GND	グラウンド端子
3	CE	チップイネーブル端子 ("H"アクティブ)
4	NC	ノーコネクション
5	V _{OUT}	出力端子

RP114x

NO.JA-236-160824

■ 絶対最大定格

記号	項目	定格	単位
V_{IN}	入力電圧	6.0	V
V_{CE}	入力電圧 (CE 端子)	6.0	V
V_{OUT}	出力電圧	$-0.3 \sim V_{IN} + 0.3$	V
I_{OUT}	出力電流	400	mA
P_D	許容損失 (DFN(PLP)1010-4) (標準実装条件) *	400	mW
	許容損失 (SC-88A) (標準実装条件) *	380	
	許容損失 (SOT-23-5) (標準実装条件) *	420	
T_{opt}	動作周囲温度	$-40 \sim 85$	°C
T_{stg}	保存周囲温度	$-55 \sim 125$	°C

*) 許容損失、標準実装条件については、パッケージ情報に詳しく記述していますのでご参照ください。

絶対最大定格

絶対最大定格に記載された値を超えた条件下に置くことはデバイスに永久的な破壊をもたらすことがあるばかりか、デバイス及びそれを使用している機器の信頼性及び安全性に悪影響をもたらします。
絶対最大定格値でデバイスが機能動作をすることは保証していません。

動作定格 (電気的特性) について

半導体が使用される応用電子機器は半導体はその動作定格範囲で動作するように設計する必要があります。ノイズ、サージといえどもその範囲を超えると半導体の正常な動作は期待できなくなります。
また、動作定格の範囲外で動作させ続けた場合は、その半導体が本来持っている信頼性を維持できなくなります。

■ 電気的特性

● RP114x

- ・ 条件に記載なき場合、 $V_{IN}=V_{SET}+1.0V$ ($V_{SET} > 1.5V$ 時), $V_{IN}=2.5V$ ($V_{SET} \leq 1.5V$ 時), $I_{OUT}=1mA$, $C_{IN}=C_{OUT}=1.0\mu F$, V_{SET} は出力設定電圧
- ・ で示した値は $-40^{\circ}C \leq T_{opt} \leq 85^{\circ}C$ での設計保証値です。

RP114xxxxB/D

$T_{opt}=25^{\circ}C$

記号	項目	条件	Min.	Typ.	Max.	単位	
V _{OUT}	出力電圧	T _{opt} =25°C	V _{SET} >2.0V	×0.99		×1.01	V
			V _{SET} ≤2.0V	-20		20	mV
		-40°C≤T _{opt} ≤85°C	V _{SET} >2.0V	×0.97		×1.03	V
			V _{SET} ≤2.0V	-60		60	mV
I _{OUT}	出力電流		300			mA	
ΔV _{OUT} /ΔI _{OUT}	負荷安定度	1mA≤I _{OUT} ≤300mA		15	40	mV	
V _{DIF}	入出力電圧差	別表参照					
I _{SS}	消費電流	I _{OUT} =0mA		50	75	μA	
I _{standby}	消費電流 (スタンバイ時)	V _{CE} =0V		0.1	1.0	μA	
ΔV _{OUT} /ΔV _{IN}	入力安定度	V _{SET} +0.5V≤V _{IN} ≤5.25V (V _{IN} ≥1.4V)		0.02	0.10	%/V	
RR	リップル除去率	f=1kHz, リップル 0.2Vp-p V _{IN} =V _{SET} +1.0V, I _{OUT} =30mA (V _{SET} ≤2.0V の場合は V _{IN} =3.0V)		75		dB	
V _{IN}	入力電圧*		1.4		5.25	V	
ΔV _{OUT} /ΔT _{opt}	出力電圧温度係数	-40°C≤T _{opt} ≤85°C		±80		ppm/°C	
I _{SC}	短絡電流	V _{OUT} =0V		60		mA	
I _{PD}	CE プルダウン定電流			0.3	0.6	μA	
V _{CEH}	CE 入力電圧"H"		1.0			V	
V _{CEL}	CE 入力電圧"L"				0.4	V	
en	出力雑音電圧	BW=10Hz~100kHz, I _{OUT} =30mA		75		μVrms	
R _{LOW}	オートディスチャージ Nch Tr. ON 抵抗 (Dバージョンのみ)	V _{IN} =4.0V, V _{CE} =0V		50		Ω	

* 動作定格（電気的特性）の入力電圧は最大 5.25V ですが、何らかの事由でそれを超える場合には 5.5V までで累積 500 時間までにとどめてください。

- ・ すべての製品において、パルス負荷条件 (T_j≈T_{opt}=25°C) の下で、出力雑音電圧、リップル除去率、出力電圧温度係数を除く全項目のテストを実施しています。

RP114x

NO.JA-236-160824

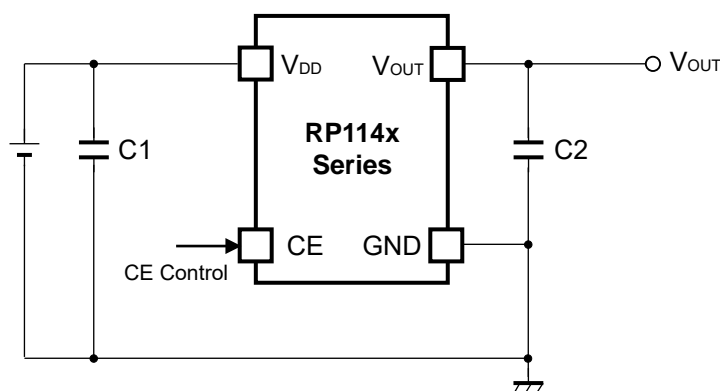
で示した値は $-40^{\circ}\text{C} \leq T_{\text{opt}} \leq 85^{\circ}\text{C}$ での設計保証値です。

● 出力設定電圧別入出力電圧差特性

 $T_{\text{opt}}=25^{\circ}\text{C}$

出力設定電圧 V_{SET} (V)	入出力電圧差 V_{DIF} (V)		
	条件	Typ.	Max.
$V_{\text{SET}}=0.8$	$I_{\text{OUT}}=300\text{mA}$	0.560	<input type="checkbox"/> 0.720
$V_{\text{SET}}=0.9$		0.510	<input type="checkbox"/> 0.650
$1.0 \leq V_{\text{SET}} < 1.2$		0.460	<input type="checkbox"/> 0.590
$1.2 \leq V_{\text{SET}} < 1.4$		0.390	<input type="checkbox"/> 0.500
$1.4 \leq V_{\text{SET}} < 1.7$		0.350	<input type="checkbox"/> 0.440
$1.7 \leq V_{\text{SET}} < 2.1$		0.300	<input type="checkbox"/> 0.390
$2.1 \leq V_{\text{SET}} < 2.5$		0.260	<input type="checkbox"/> 0.340
$2.5 \leq V_{\text{SET}} < 3.0$		0.250	<input type="checkbox"/> 0.300
$3.0 \leq V_{\text{SET}} \leq 3.6$		0.220	<input type="checkbox"/> 0.290

■ 基本回路例



外付け部品参考例

C2 : セラミックコンデンサ 1.0 μ F 村田製作所製 GRM155B31A105KE15

■ 外付け部品に関する注意点

● 位相補償について

本ICは、出力負荷が変化しても安定して動作させるために、出力コンデンサを位相補償に利用しています。このため1.0 μ F以上のコンデンサC2を必ず入れて下さい。

なお、タンタルコンデンサを使用する場合、直列等価抵抗(ESR)の値が大きいと、出力が発振する可能性がありますので、周波数特性を含めて充分評価して下さい。

● 基板実装について

V_{DD}およびGND配線のインピーダンスが高いと電流が流れた時、ノイズのまわり込みや動作が不安定になる原因になるので充分強化して下さい。また、V_{DD}端子-GND端子間に1.0 μ F以上のコンデンサC1をできるだけ配線が短くなるように付けて下さい。

さらに、位相補償用の出力側コンデンサC2についてはV_{OUT}端子と電源GND間にできるだけ配線が短くなるように付けて下さい。(基本回路例参照)

RP114x

NO.JA-236-141222

■ パッケージ情報

許容損失 (DFN(PLP)1010-4)

DFN(PLP)1010-4パッケージの許容損失について特性例を示します。

なお、許容損失は実装条件に左右されますので、本特性例は下記測定条件での参考データとなります。

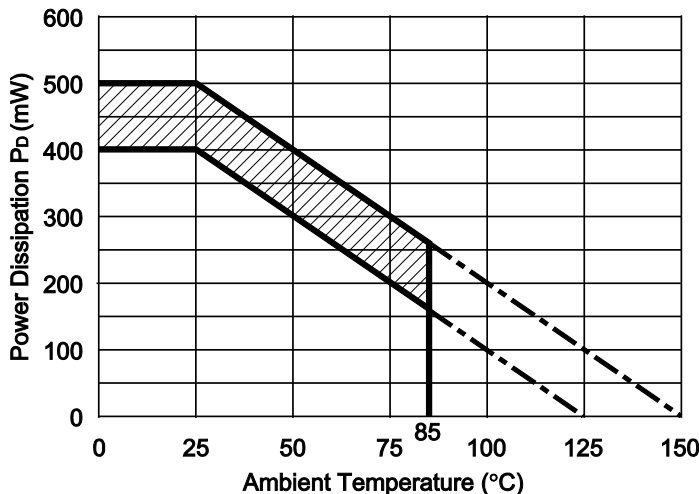
測定条件

	標準実装条件
測定状態	基板実装状態 (風速 0m/s)
基板材質	ガラスエポキシ樹脂 (両面基板)
基板サイズ	40mm × 40mm × 1.6mm
配線率	表面 約 50%、裏面 約 50%
スルーホール	直径 0.54mm × 24 個

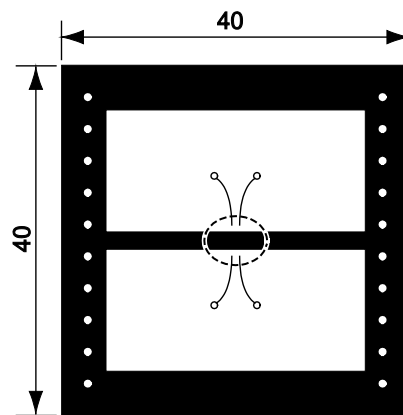
測定結果

(T_{opt}=25°C, T_{jmax}=125°C)

	標準実装条件
許容損失	400mW
熱抵抗値	$\theta_{ja} = (125 - 25^\circ\text{C}) / 0.4\text{W} = 250^\circ\text{C/W}$
熱抵抗値	$\theta_{jc} = 67^\circ\text{C/W}$



許容損失特性



測定用基板レイアウト

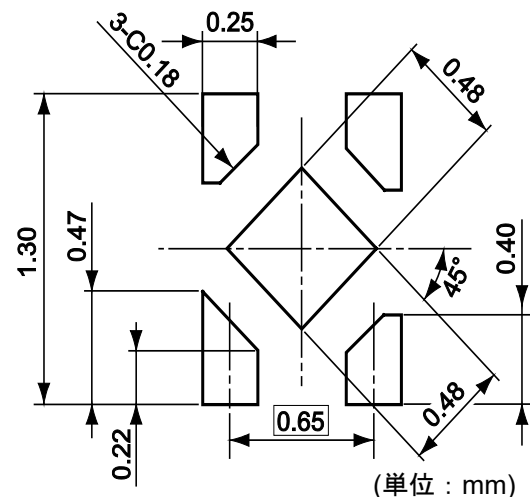
○ IC 実装位置 (単位 : mm)

T_{jmax}=125°CとT_{jmax}=150°Cの許容損失特性を上記グラフに示します。

斜線部分での使用は、製品寿命に影響を及ぼす恐れがあります。ご使用は下表記載の時間までに抑えていただきますようお願いいたします。

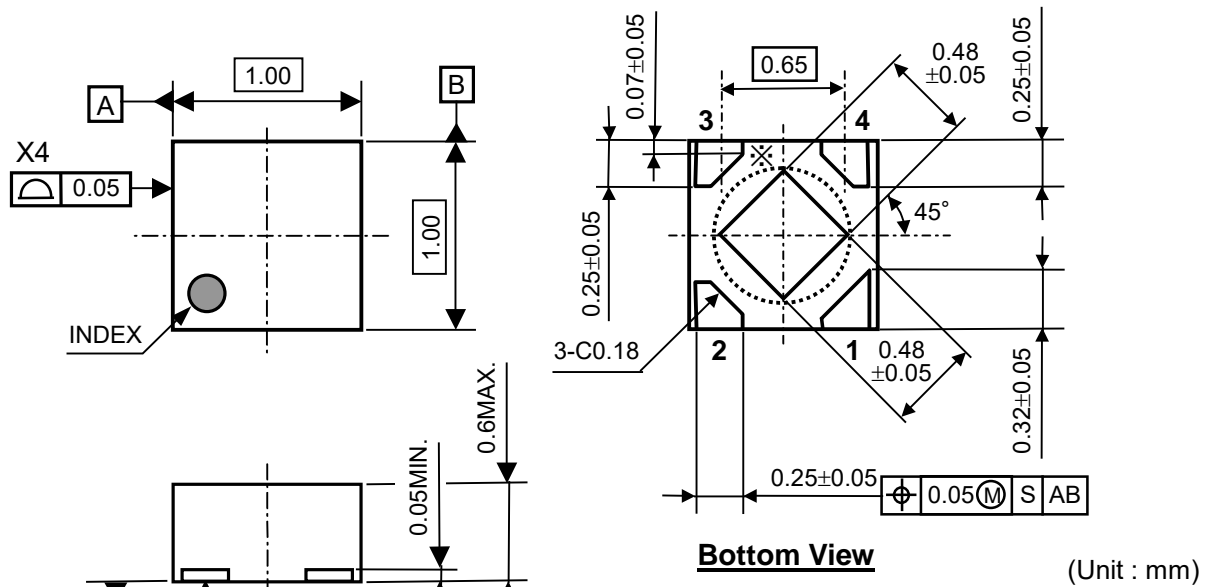
使用時間	概算年数*
13,000H	9 年

*概算年数は 4 時間/日使用した場合の数値です。



(単位 : mm)

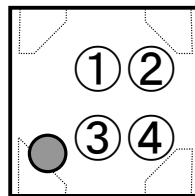
パッケージ外形図 (DFN(PLP)1010-4)



※) パッケージ裏面のタブの電位は基板電位 (GND) です。GND 端子と接続する (推奨) か、オープンとしてください。

マーキング仕様 (DFN(PLP)1010-4)

- ①② : 製品名 (略号) … **RP114K マーク略号一覧表参照**
- ③④ : 当社ロットNo. … (英数字によるシリアルNo.)



RP114xNO.JA-236-160824

マーク略号一覧表 (DFN(PLP)1010-4)**RP114Kxx1B**

製品名	①②	出力設定電圧
RP114K081B	L 0	0.8V
RP114K091B	L 1	0.9V
RP114K101B	L 2	1.0V
RP114K111B	L 3	1.1V
RP114K121B	L 4	1.2V
RP114K131B	L 5	1.3V
RP114K141B	L 6	1.4V
RP114K151B	L 7	1.5V
RP114K161B	L 8	1.6V
RP114K171B	L 9	1.7V
RP114K181B	M 0	1.8V
RP114K191B	M 1	1.9V
RP114K201B	M 2	2.0V
RP114K211B	M 3	2.1V
RP114K221B	M 4	2.2V
RP114K231B	M 5	2.3V
RP114K241B	M 6	2.4V
RP114K251B	M 7	2.5V
RP114K261B	M 8	2.6V
RP114K271B	M 9	2.7V
RP114K281B	N 0	2.8V
RP114K291B	N 1	2.9V
RP114K301B	N 2	3.0V
RP114K311B	N 3	3.1V
RP114K321B	N 4	3.2V
RP114K331B	N 5	3.3V
RP114K341B	N 6	3.4V
RP114K351B	N 7	3.5V
RP114K361B	N 8	3.6V
RP114K121B5	N 9	1.25V
RP114K181B5	P 0	1.85V
RP114K281B5	P 1	2.85V
RP114K341B5	P 2	3.45V
RP114K101B5	P 3	1.05V
RP114K171B5	P 4	1.75V
RP114K111B5	P 5	1.15V
RP114K131B5	P 6	1.35V

RP114Kxx1D

製品名	①②	出力設定電圧
RP114K081D	Q 0	0.8V
RP114K091D	Q 1	0.9V
RP114K101D	Q 2	1.0V
RP114K111D	Q 3	1.1V
RP114K121D	Q 4	1.2V
RP114K131D	Q 5	1.3V
RP114K141D	Q 6	1.4V
RP114K151D	Q 7	1.5V
RP114K161D	Q 8	1.6V
RP114K171D	Q 9	1.7V
RP114K181D	R 0	1.8V
RP114K191D	R 1	1.9V
RP114K201D	R 2	2.0V
RP114K211D	R 3	2.1V
RP114K221D	R 4	2.2V
RP114K231D	R 5	2.3V
RP114K241D	R 6	2.4V
RP114K251D	R 7	2.5V
RP114K261D	R 8	2.6V
RP114K271D	R 9	2.7V
RP114K281D	S 0	2.8V
RP114K291D	S 1	2.9V
RP114K301D	S 2	3.0V
RP114K311D	S 3	3.1V
RP114K321D	S 4	3.2V
RP114K331D	S 5	3.3V
RP114K341D	S 6	3.4V
RP114K351D	S 7	3.5V
RP114K361D	S 8	3.6V
RP114K121D5	S 9	1.25V
RP114K181D5	T 0	1.85V
RP114K281D5	T 1	2.85V
RP114K341D5	T 2	3.45V
RP114K101D5	T 3	1.05V
RP114K171D5	T 4	1.75V
RP114K111D5	T 5	1.15V
RP114K131D5	T 6	1.35V

許容損失 (SC-88A)

SC-88Aパッケージの許容損失について特性例を示します。

なお、許容損失は実装条件に左右されますので、本特性例は下記測定条件での参考データとなります。

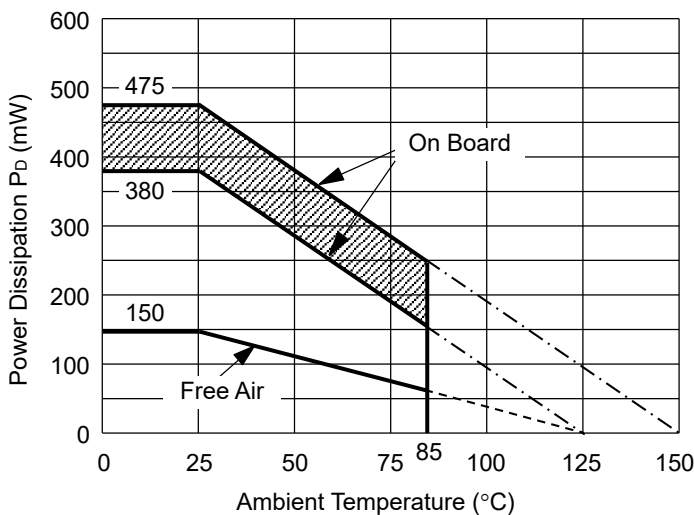
測定条件

	標準実装条件
測定状態	基板実装状態 (風速 0m/s)
基板材質	ガラスエポキシ樹脂 (両面基板)
基板サイズ	40mm × 40mm × 1.6mm
配線率	表面 約 50%、裏面 約 50%
スルーホール	直径 0.5mm × 44 個

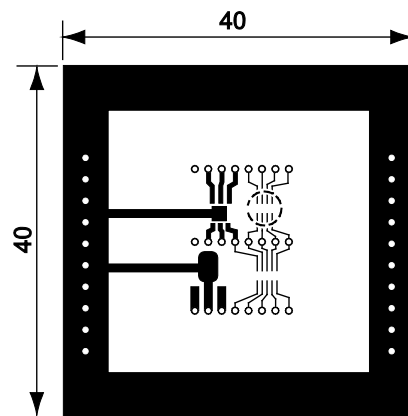
測定結果

(T_{opt}=25°C, T_{jmax}=125°C)

	標準実装条件	単体宙吊り
許容損失	380mW	150mW
熱抵抗値	$\theta_{ja} = (125-25^\circ\text{C})/0.38\text{W} = 263^\circ\text{C/W}$	$\theta_{ja} = (125-25^\circ\text{C})/0.15\text{W} = 667^\circ\text{C/W}$
熱抵抗値	$\theta_{jc} = 75^\circ\text{C/W}$	—



許容損失特性



測定用基板レイアウト

○ IC 実装位置 (単位 : mm)

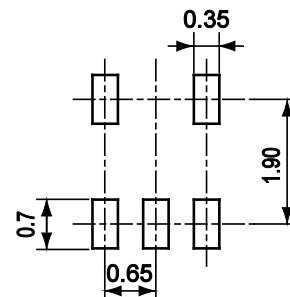
T_{jmax}=125°CとT_{jmax}=150°Cの許容損失特性を上記グラフに示します。

斜線部分での使用は、製品寿命に影響を及ぼす恐れがあります。ご使用は下表記載の時間までに抑えていただきますようお願いいたします。

使用時間	概算年数*
13,000H	9 年

*概算年数は 4 時間/日使用した場合の数値です。

■ 基板パッド推奨寸法

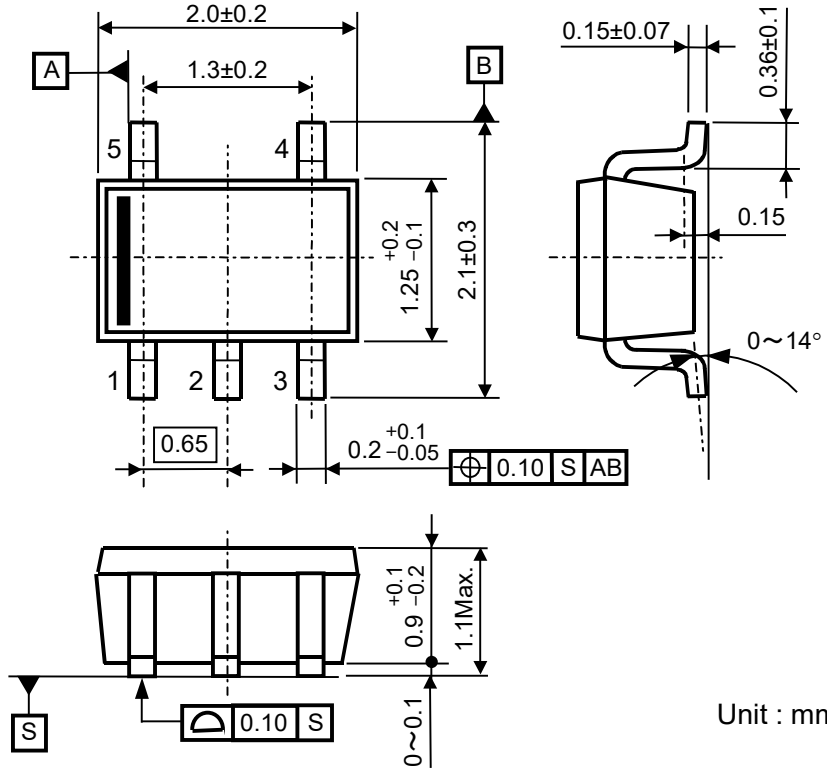


(単位 : mm)

RP114x

NO.JA-236-160824

パッケージ外形図 (SC-88A)

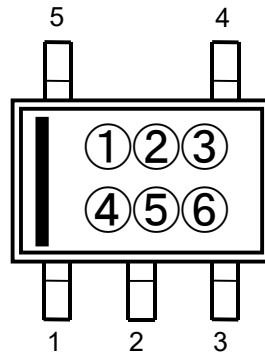


Unit : mm

マーキング仕様 (SC-88A)

①②③④ : 製品名 (略号) ... **RP114Q マーク略号一覧表参照**

⑤⑥ : 当社ロットNo. ... (英数字によるシリアルNo.)



マーク略号一覧表 (SC-88A)

RP114Qxx2B

製品名	①②③④	出力設定電圧
RP114Q082B	A G 0 8	0.8V
RP114Q092B	A G 0 9	0.9V
RP114Q102B	A G 1 0	1.0V
RP114Q112B	A G 1 1	1.1V
RP114Q122B	A G 1 2	1.2V
RP114Q132B	A G 1 3	1.3V
RP114Q142B	A G 1 4	1.4V
RP114Q152B	A G 1 5	1.5V
RP114Q162B	A G 1 6	1.6V
RP114Q172B	A G 1 7	1.7V
RP114Q182B	A G 1 8	1.8V
RP114Q192B	A G 1 9	1.9V
RP114Q202B	A G 2 0	2.0V
RP114Q212B	A G 2 1	2.1V
RP114Q222B	A G 2 2	2.2V
RP114Q232B	A G 2 3	2.3V
RP114Q242B	A G 2 4	2.4V
RP114Q252B	A G 2 5	2.5V
RP114Q262B	A G 2 6	2.6V
RP114Q272B	A G 2 7	2.7V
RP114Q282B	A G 2 8	2.8V
RP114Q292B	A G 2 9	2.9V
RP114Q302B	A G 3 0	3.0V
RP114Q312B	A G 3 1	3.1V
RP114Q322B	A G 3 2	3.2V
RP114Q332B	A G 3 3	3.3V
RP114Q342B	A G 3 4	3.4V
RP114Q352B	A G 3 5	3.5V
RP114Q362B	A G 3 6	3.6V
RP114Q122B5	A G 3 7	1.25V
RP114Q182B5	A G 3 8	1.85V
RP114Q282B5	A G 3 9	2.85V
RP114Q342B5	A G 4 0	3.45V
RP114Q102B5	A G 4 1	1.05V

RP114Qxx2D

製品名	①②③④	出力設定電圧
RP114Q082D	A H 0 8	0.8V
RP114Q092D	A H 0 9	0.9V
RP114Q102D	A H 1 0	1.0V
RP114Q112D	A H 1 1	1.1V
RP114Q122D	A H 1 2	1.2V
RP114Q132D	A H 1 3	1.3V
RP114Q142D	A H 1 4	1.4V
RP114Q152D	A H 1 5	1.5V
RP114Q162D	A H 1 6	1.6V
RP114Q172D	A H 1 7	1.7V
RP114Q182D	A H 1 8	1.8V
RP114Q192D	A H 1 9	1.9V
RP114Q202D	A H 2 0	2.0V
RP114Q212D	A H 2 1	2.1V
RP114Q222D	A H 2 2	2.2V
RP114Q232D	A H 2 3	2.3V
RP114Q242D	A H 2 4	2.4V
RP114Q252D	A H 2 5	2.5V
RP114Q262D	A H 2 6	2.6V
RP114Q272D	A H 2 7	2.7V
RP114Q282D	A H 2 8	2.8V
RP114Q292D	A H 2 9	2.9V
RP114Q302D	A H 3 0	3.0V
RP114Q312D	A H 3 1	3.1V
RP114Q322D	A H 3 2	3.2V
RP114Q332D	A H 3 3	3.3V
RP114Q342D	A H 3 4	3.4V
RP114Q352D	A H 3 5	3.5V
RP114Q362D	A H 3 6	3.6V
RP114Q122D5	A H 3 7	1.25V
RP114Q182D5	A H 3 8	1.85V
RP114Q282D5	A H 3 9	2.85V
RP114Q342D5	A H 4 0	3.45V
RP114Q102D5	A H 4 1	1.05V

RP114x

NO.JA-236-160824

許容損失 (SOT-23-5)

SOT-23-5パッケージの許容損失について特性例を示します。(SOT-23-6パッケージのデータを代用)
 なお、許容損失は実装条件に左右されますので、本特性例は下記測定条件での参考データとなります。

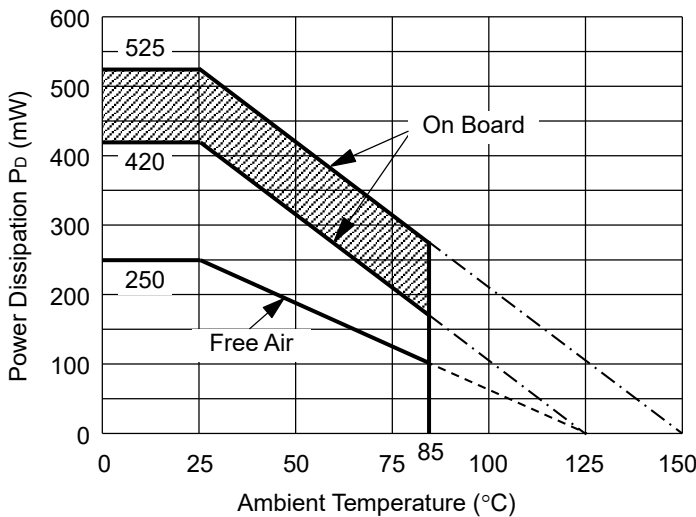
測定条件

	標準実装条件
測定状態	基板実装状態 (風速 0m/s)
基板材質	ガラスエポキシ樹脂 (両面基板)
基板サイズ	40mm × 40mm × 1.6mm
配線率	表面 約 50%、裏面 約 50%
スルーホール	直径 0.5mm × 44 個

測定結果

(T_{opt}=25°C, T_{jmax}=125°C)

	標準実装条件	単体宙吊り
許容損失	420mW	250mW
熱抵抗値	$\theta_{ja} = (125-25^\circ\text{C})/0.42\text{W} = 238^\circ\text{C/W}$	400°C/W

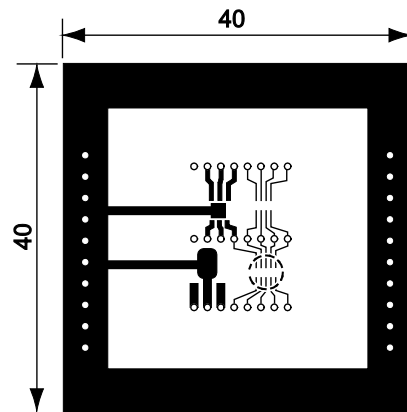


許容損失特性

T_{jmax}=125°CとT_{jmax}=150°Cの許容損失特性を上記グラフに示します。斜線部分での使用は、製品寿命に影響を及ぼす恐れがあります。ご使用は下表記載の時間までに抑えていただきますようお願いいたします。

使用時間	概算年数*
13,000H	9年

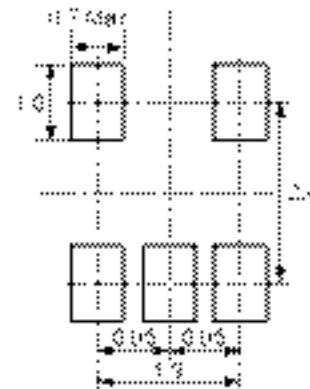
*概算年数は4時間/日使用した場合の数値です。



測定用基板レイアウト

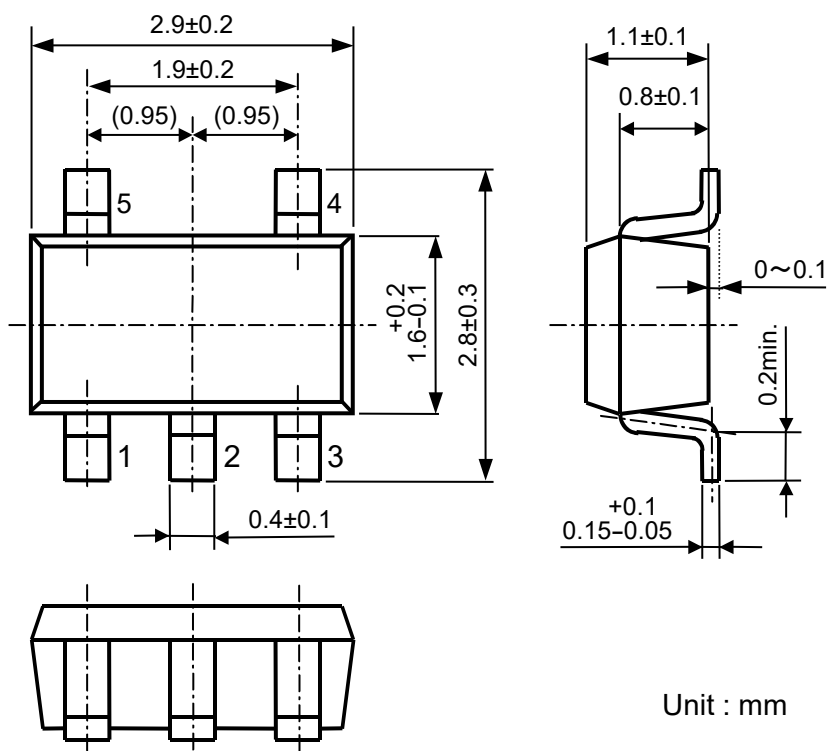
○ IC実装位置 (単位: mm)

■ 基板パッド推奨寸法



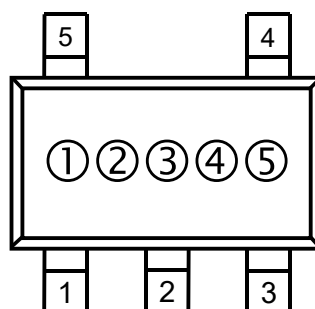
(単位: mm)

パッケージ外形図 (SOT-23-5)



マーキング仕様 (SOT-23-5)

- ①②③ : 製品名 (略号) ... **RP114N マーク略号一覧表参照**
- ④⑤ : 当社ロットNo. ... (英数字によるシリアルNo.)



RP114x

NO.JA-236-160824

マーク略号一覧表 (SOT-23-5)**RP114Nxx1B**

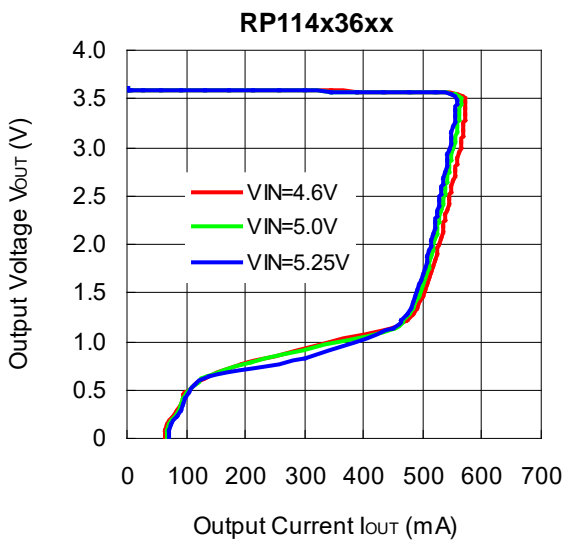
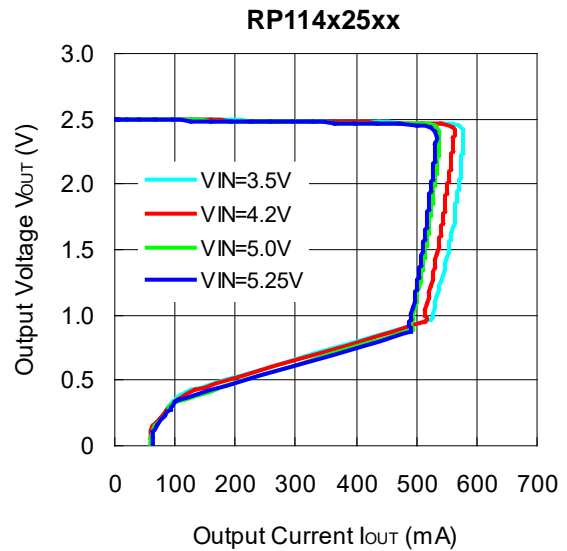
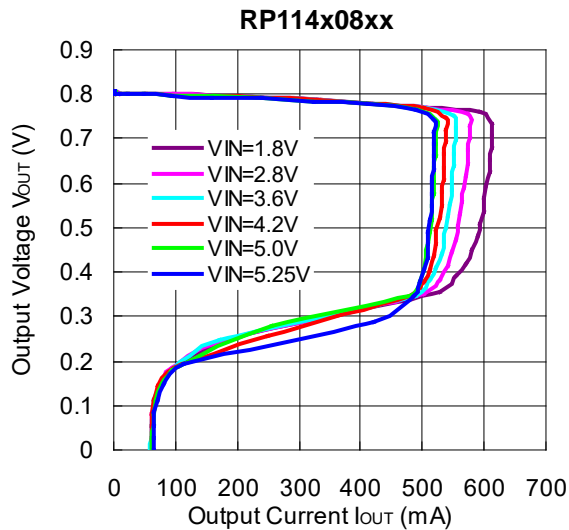
製品名	①②③	出力設定電圧
RP114N081B	Q A A	0.8V
RP114N091B	Q A B	0.9V
RP114N101B	Q A C	1.0V
RP114N111B	Q A D	1.1V
RP114N121B	Q A E	1.2V
RP114N131B	Q A F	1.3V
RP114N141B	Q A G	1.4V
RP114N151B	Q A H	1.5V
RP114N161B	Q A J	1.6V
RP114N171B	Q A K	1.7V
RP114N181B	Q A L	1.8V
RP114N191B	Q A M	1.9V
RP114N201B	Q A N	2.0V
RP114N211B	Q A P	2.1V
RP114N221B	Q A Q	2.2V
RP114N231B	Q A R	2.3V
RP114N241B	Q A S	2.4V
RP114N251B	Q A T	2.5V
RP114N261B	Q A U	2.6V
RP114N271B	Q A V	2.7V
RP114N281B	Q A W	2.8V
RP114N291B	Q A X	2.9V
RP114N301B	Q A Y	3.0V
RP114N311B	Q A Z	3.1V
RP114N321B	R A A	3.2V
RP114N331B	R A B	3.3V
RP114N341B	R A C	3.4V
RP114N351B	R A D	3.5V
RP114N361B	R A E	3.6V
RP114N121B5	R A F	1.25V
RP114N181B5	R A G	1.85V
RP114N281B5	R A H	2.85V
RP114N341B5	R A J	3.45V
RP114N101B5	R A K	1.05V

RP114Nxx1D

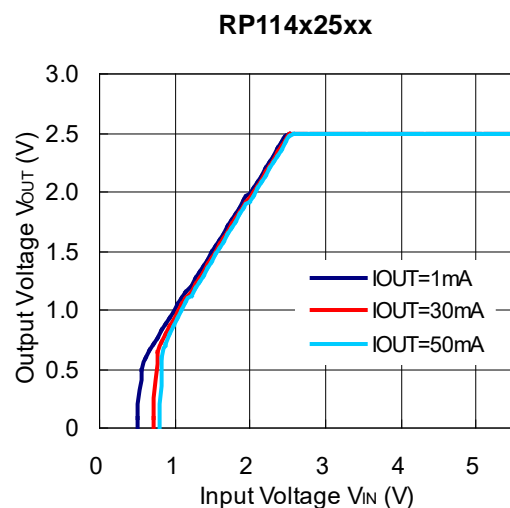
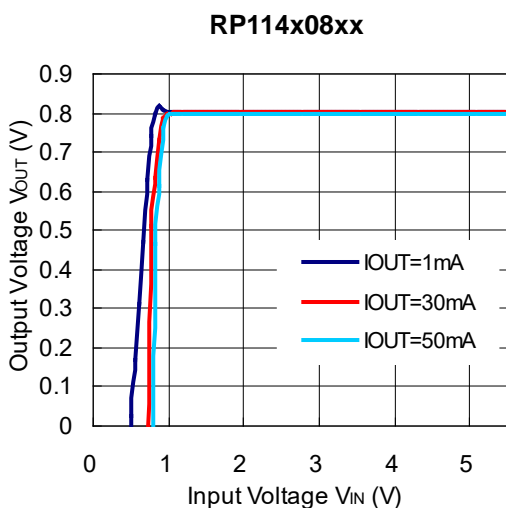
製品名	①②③	出力設定電圧
RP114N081D	Q B A	0.8V
RP114N091D	Q B B	0.9V
RP114N101D	Q B C	1.0V
RP114N111D	Q B D	1.1V
RP114N121D	Q B E	1.2V
RP114N131D	Q B F	1.3V
RP114N141D	Q B G	1.4V
RP114N151D	Q B H	1.5V
RP114N161D	Q B J	1.6V
RP114N171D	Q B K	1.7V
RP114N181D	Q B L	1.8V
RP114N191D	Q B M	1.9V
RP114N201D	Q B N	2.0V
RP114N211D	Q B P	2.1V
RP114N221D	Q B Q	2.2V
RP114N231D	Q B R	2.3V
RP114N241D	Q B S	2.4V
RP114N251D	Q B T	2.5V
RP114N261D	Q B U	2.6V
RP114N271D	Q B V	2.7V
RP114N281D	Q B W	2.8V
RP114N291D	Q B X	2.9V
RP114N301D	Q B Y	3.0V
RP114N311D	Q B Z	3.1V
RP114N321D	R B A	3.2V
RP114N331D	R B B	3.3V
RP114N341D	R B C	3.4V
RP114N351D	R B D	3.5V
RP114N361D	R B E	3.6V
RP114N121D5	R B F	1.25V
RP114N181D5	R B G	1.85V
RP114N281D5	R B H	2.85V
RP114N341D5	R B J	3.45V
RP114N101D5	R B K	1.05V

■ 特性例 ※ 以下の特性例は参考値であり、それぞれの値を保証するものではありません。

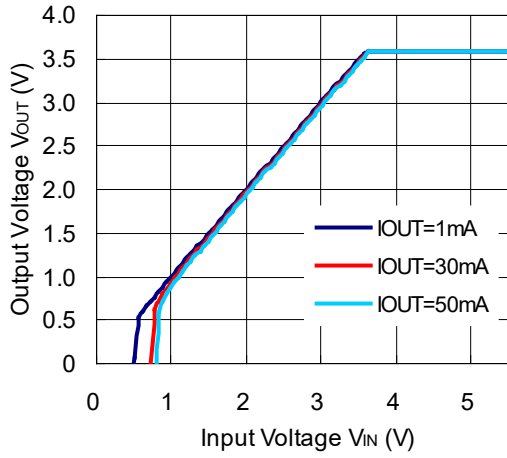
1) 出力電圧対出力電流特性例 (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)



2) 出力電圧対入力電圧特性例 (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)

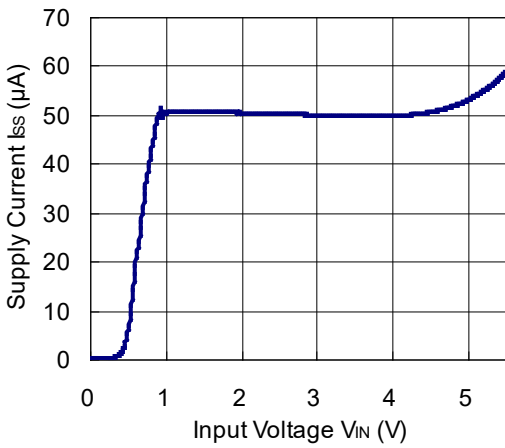


RP114x36xx

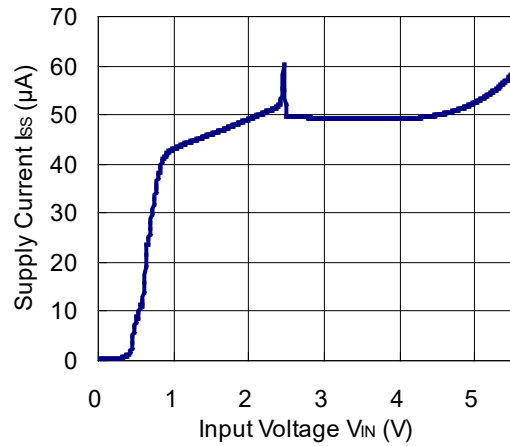


3) 消費電流対入力電圧特性例 (C1=1.0 μ F, C2=1.0 μ F, T_{opt}=25°C)

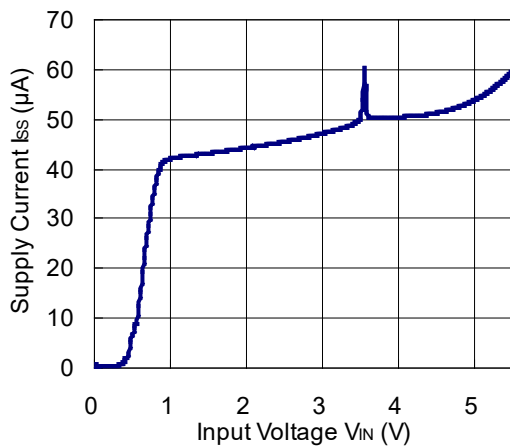
RP114x08xx



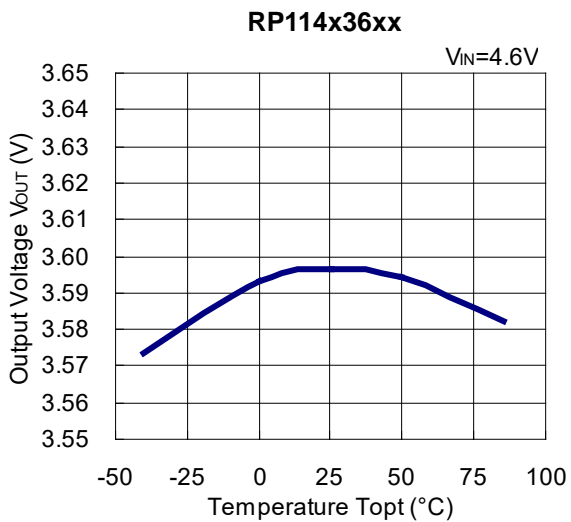
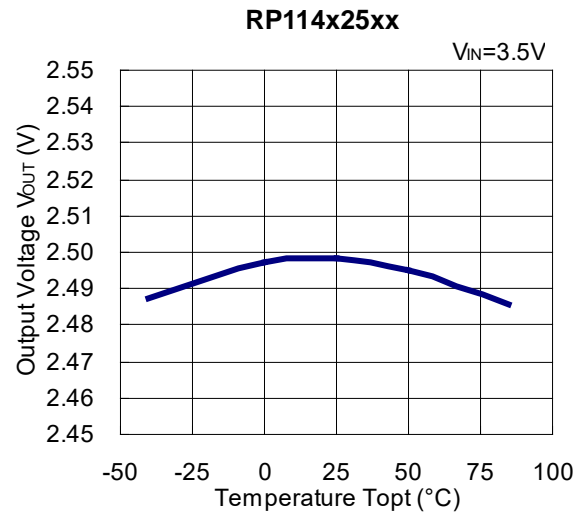
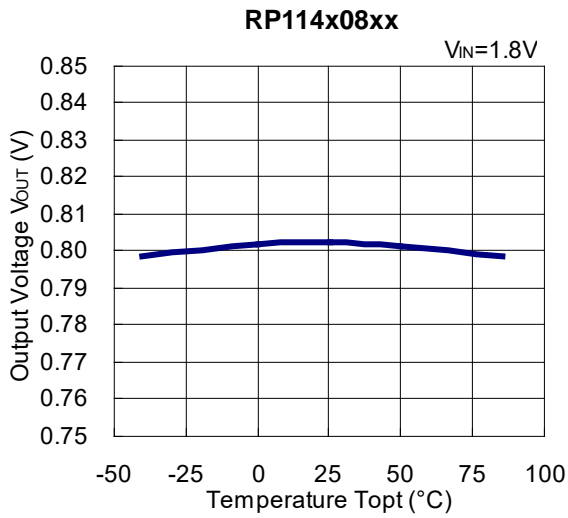
RP114x25xx



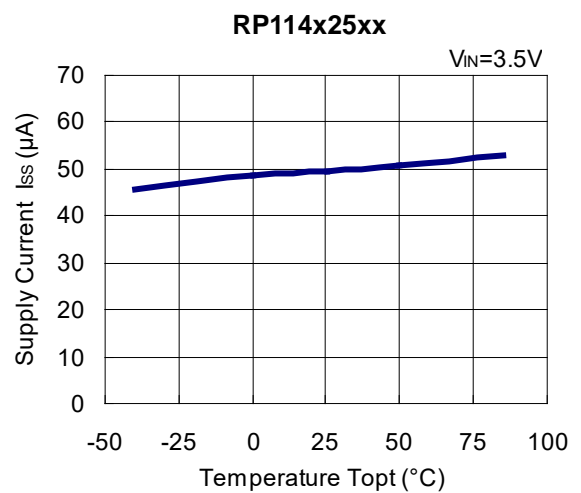
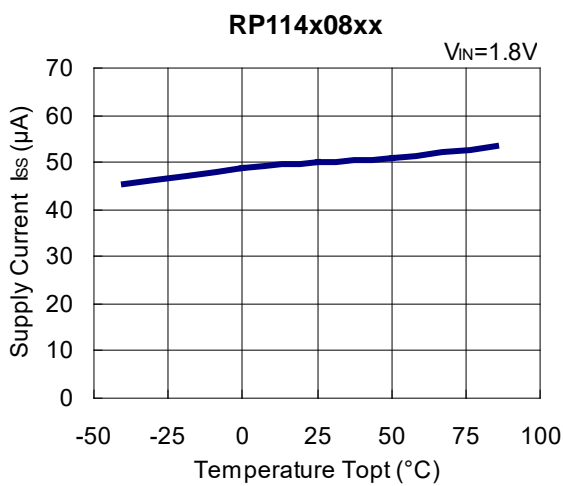
RP114x36xx



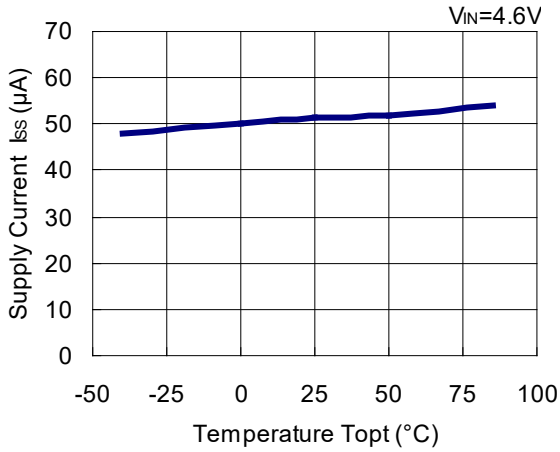
4) 出力電圧対周囲温度特性例 (C1=1.0μF, C2=1.0μF, I_{OUT}=1mA)



5) 消費電流対周囲温度特性例 (C1=1.0μF, C2=1.0μF, I_{OUT}=0mA)

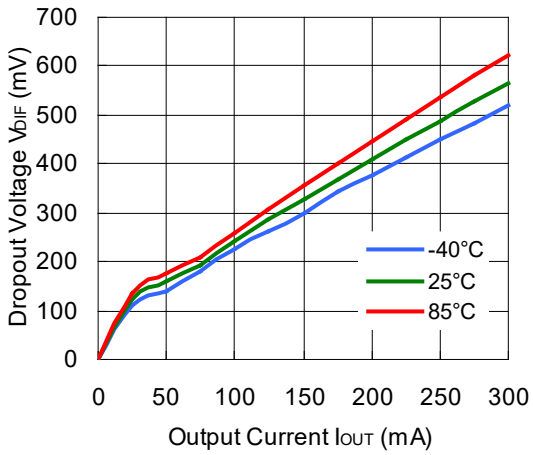


RP114x36xx

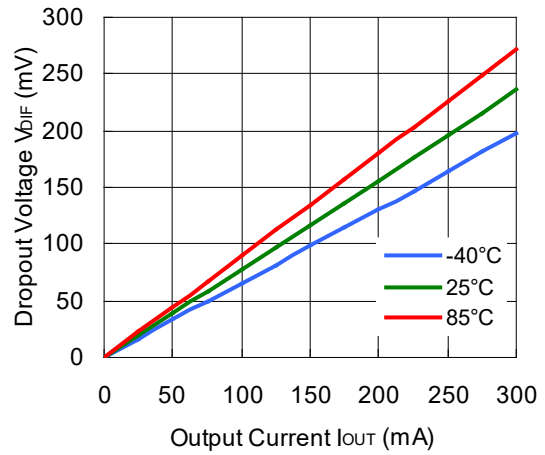


6) 入出力電圧差対出力電流特性例 (C1=1.0µF, C2=1.0µF)

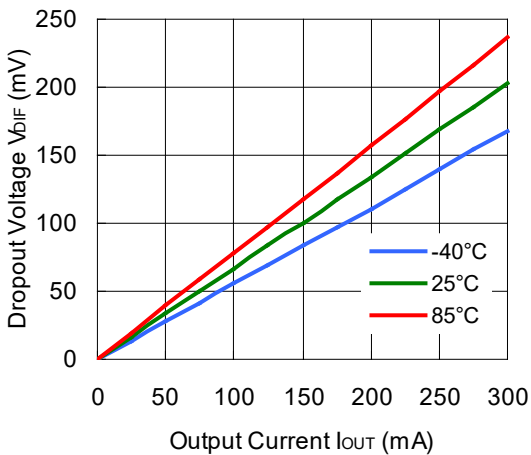
RP114x08xx



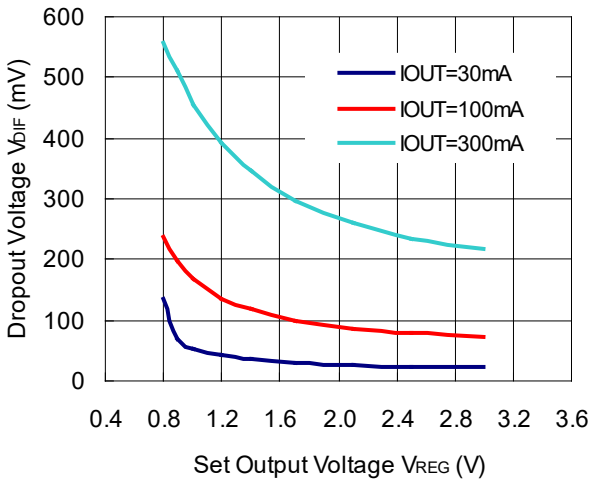
RP114x25xx



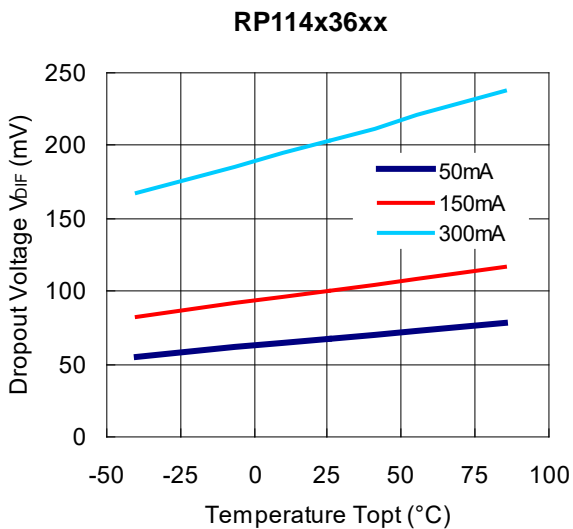
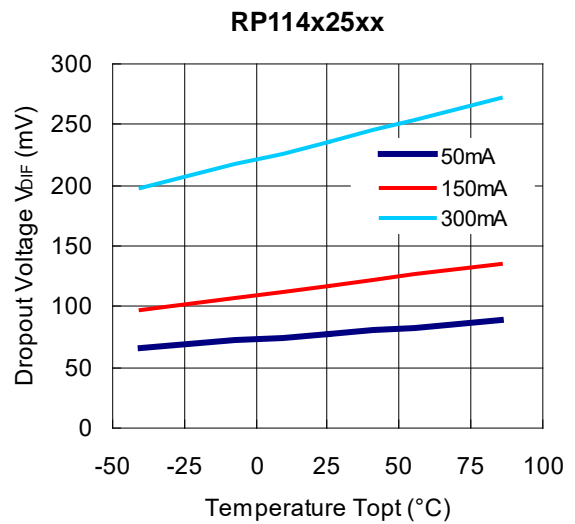
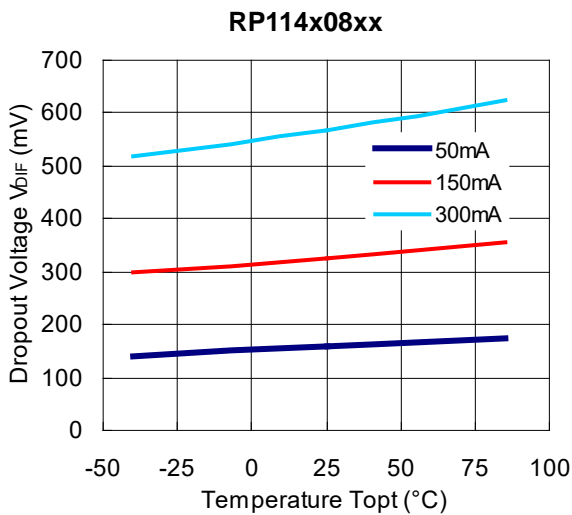
RP114x36xx



7) 入出力電圧差対設定電圧特性例 (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)



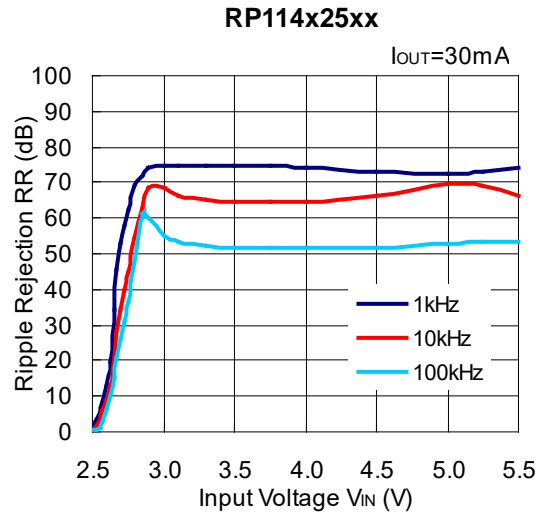
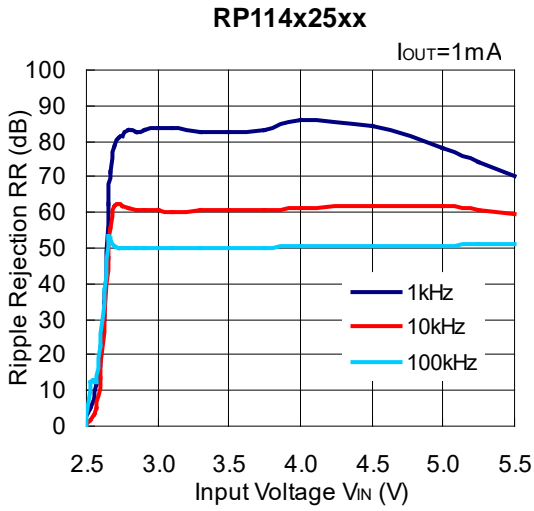
8) 入出力電圧差対周囲温度特性例 (C1=1.0μF, C2=1.0μF)



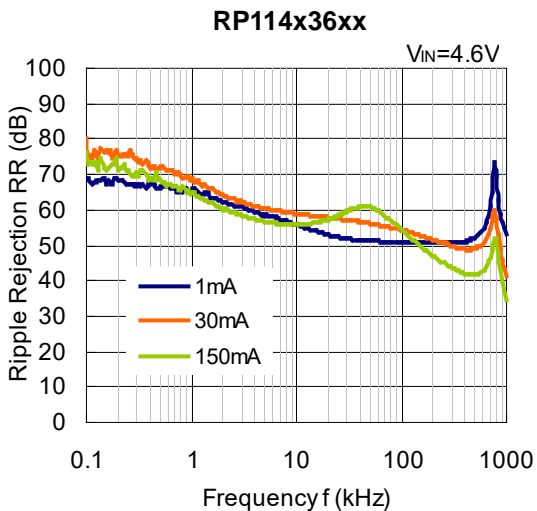
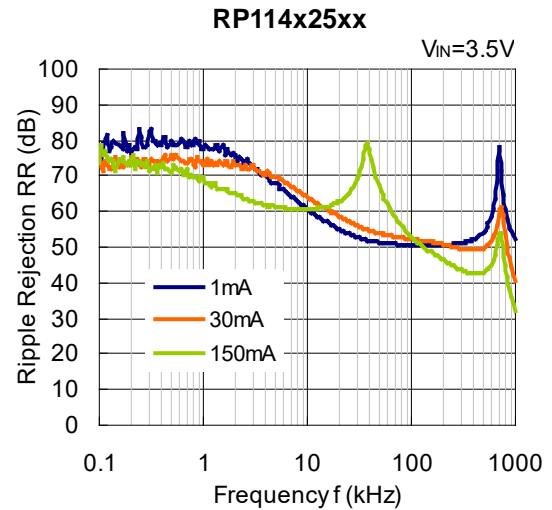
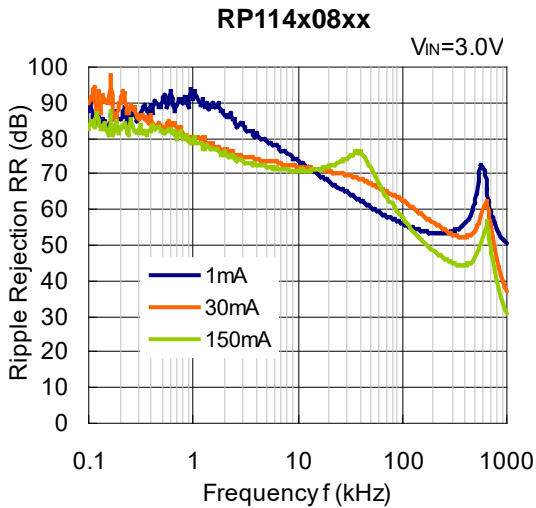
RP114x

NO.JA-236-160824

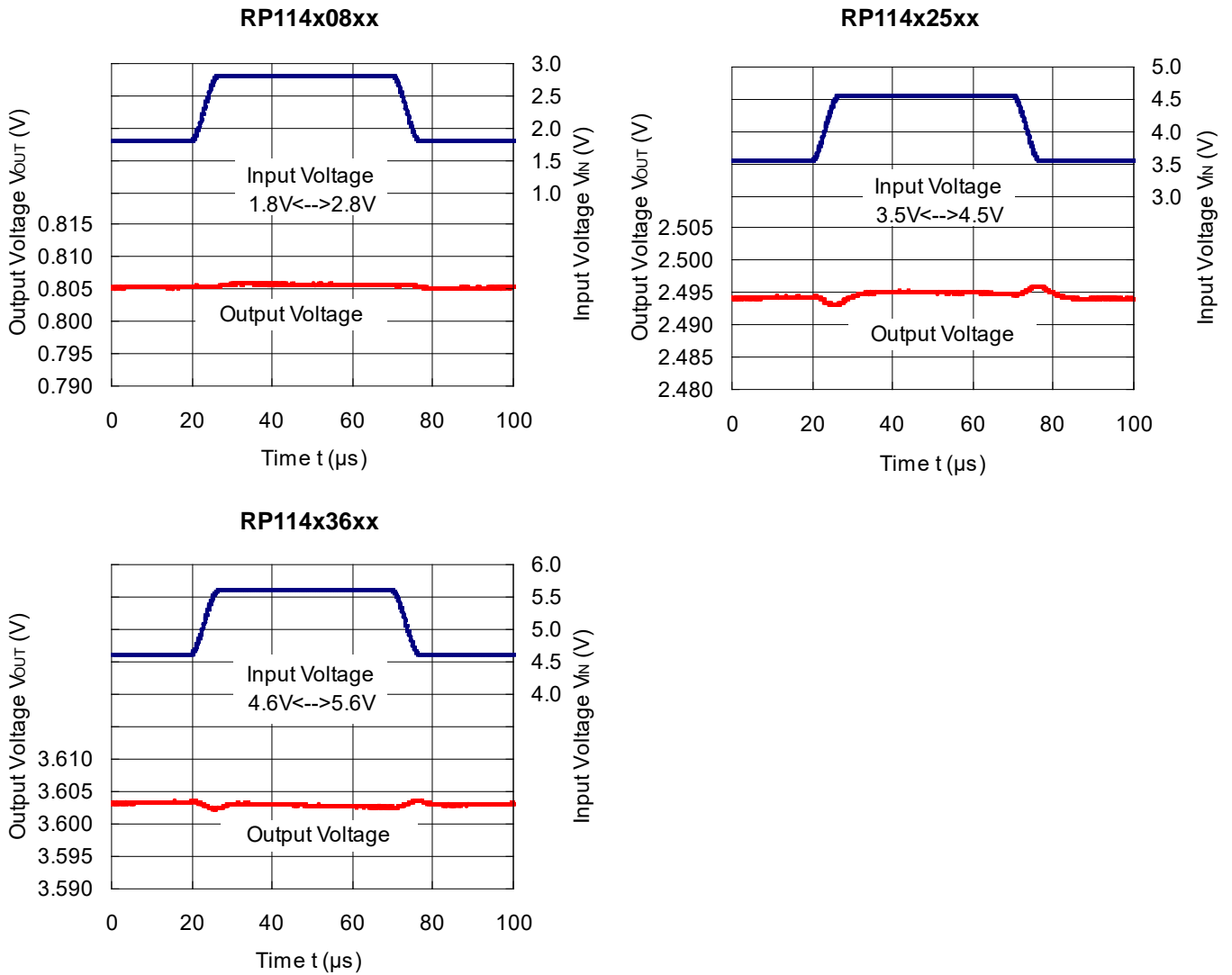
9) リップル除去率対入力バイアス特性例 (C1=none, C2=1.0 μ F, Ripple=0.2Vp-p, T_{opt}=25°C)



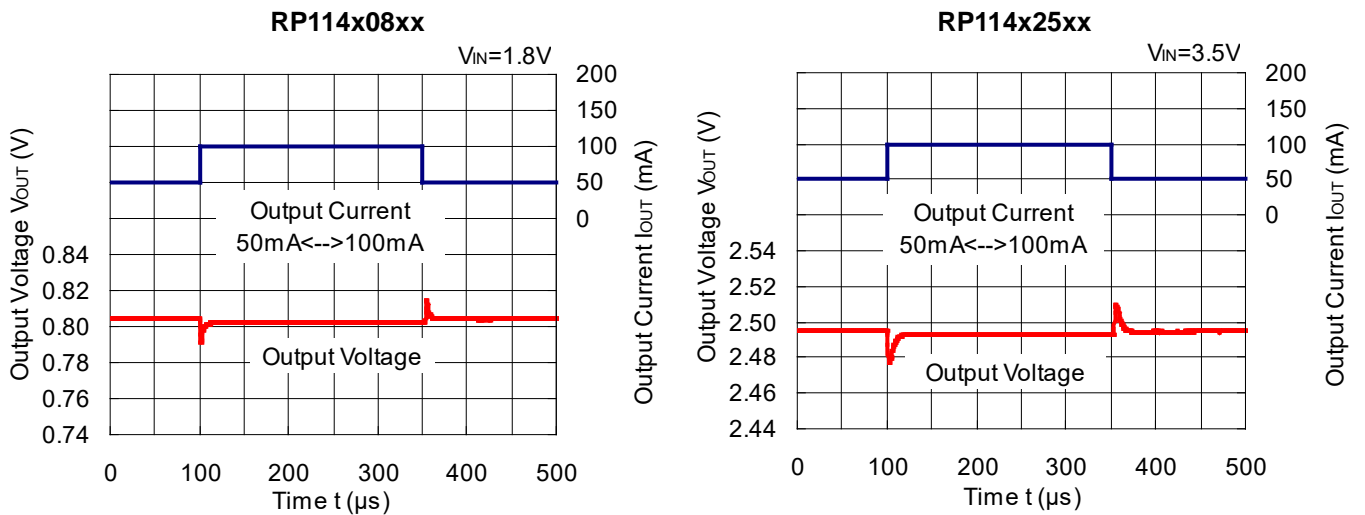
10) リップル除去率対周波数特性例 (C1=none, C2=1.0 μ F, T_{opt}=25°C)



11) 入力過渡応答特性例 ($I_{OUT}=30mA$, $t_r=t_f=5\mu s$, $T_{opt}=25^\circ C$)



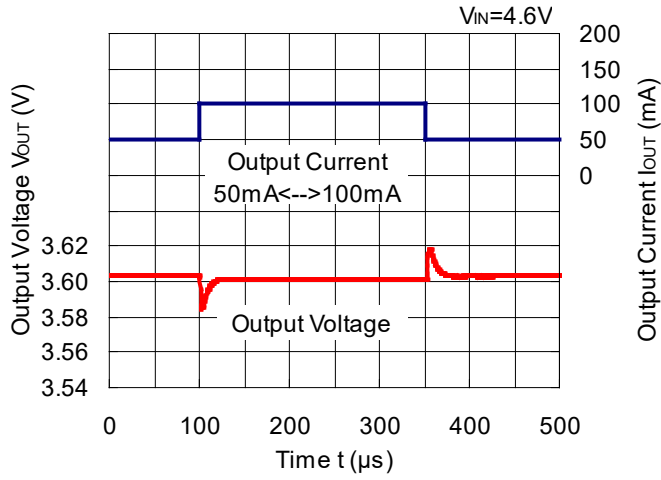
12) 負荷過渡応答特性例 ($C_1=1.0\mu F$, $C_2=1.0\mu F$, $t_r=t_f=0.5\mu s$, $T_{opt}=25^\circ C$)



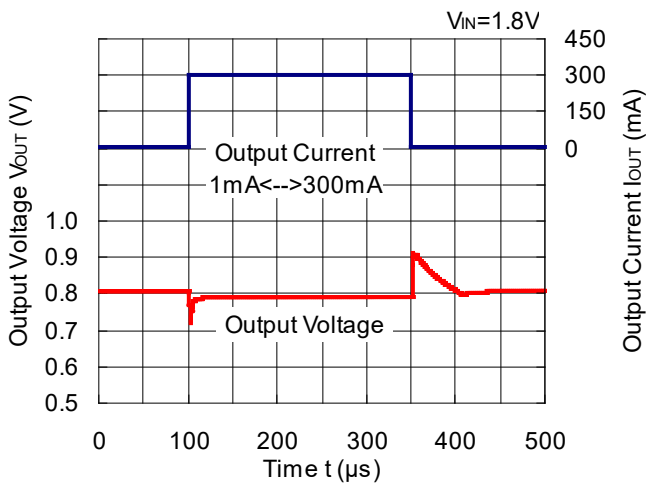
RP114x

NO.JA-236-160824

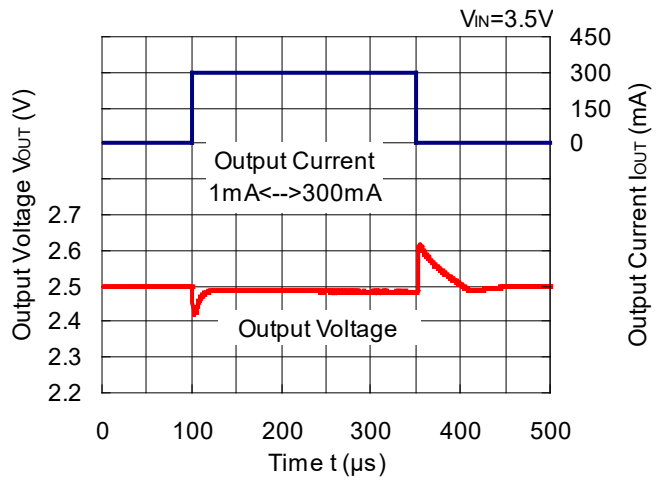
RP114x36xx



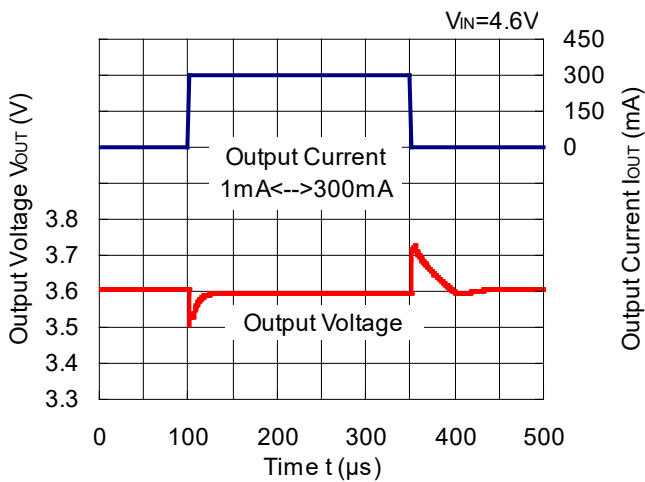
RP114x08xx



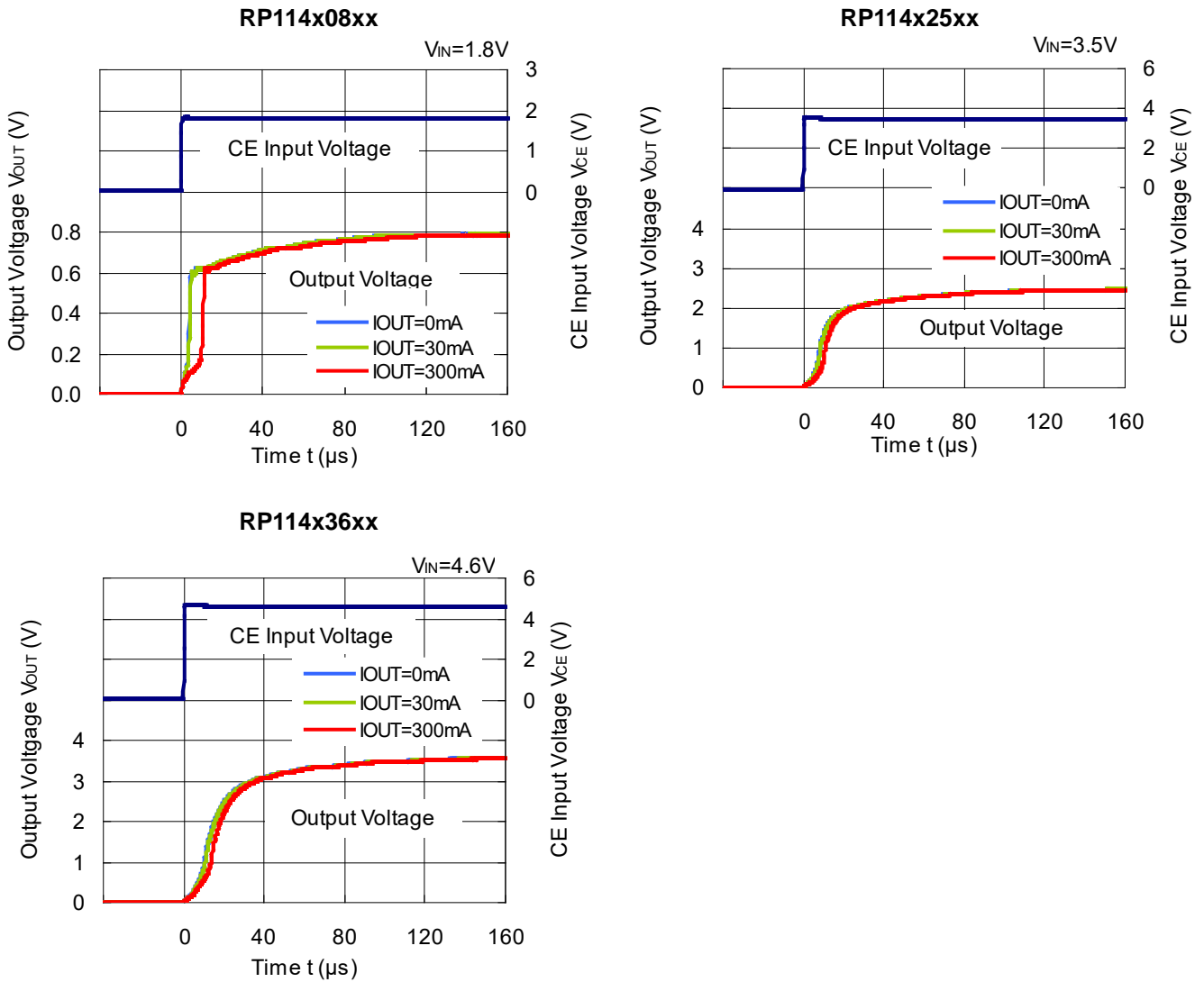
RP114x25xx



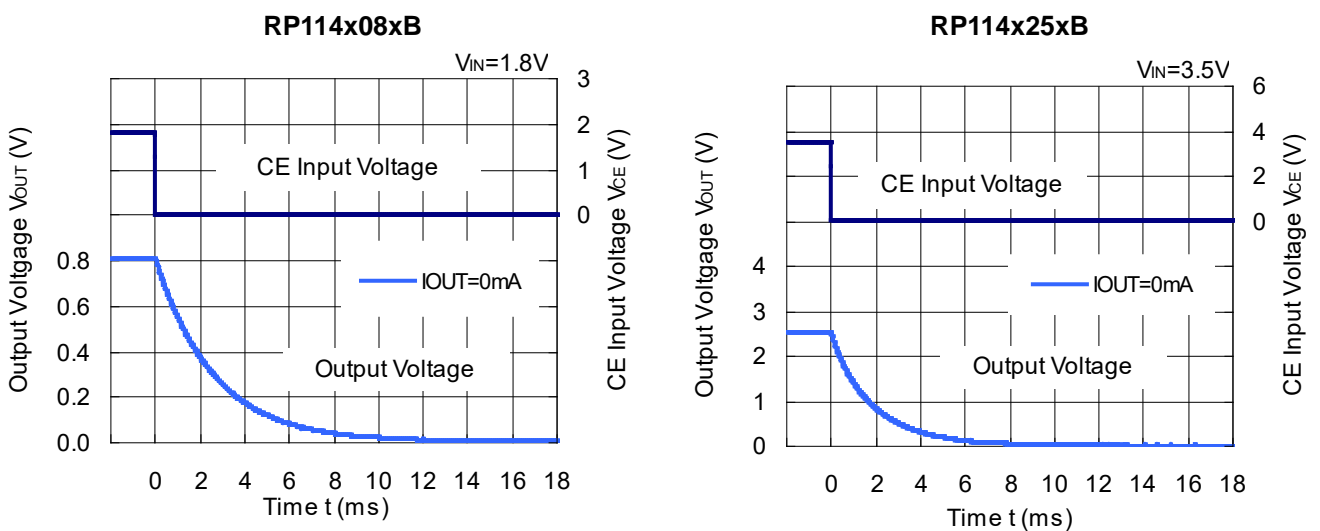
RP114x36xx



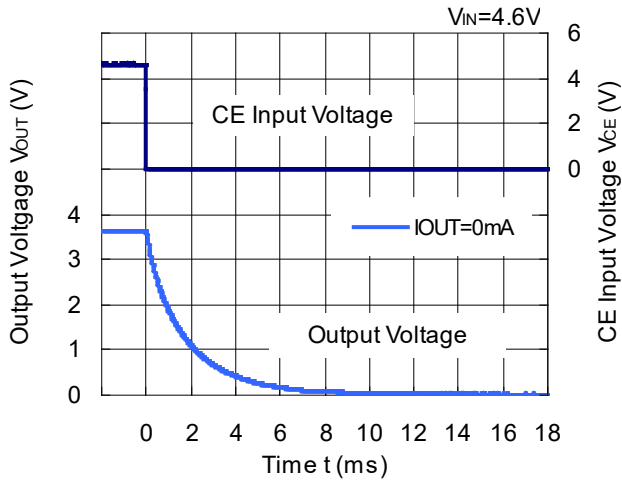
13) CE による立ち上がり時間特性例 (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)



14) CE による立下り時間特性例 (B パージョン) (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)

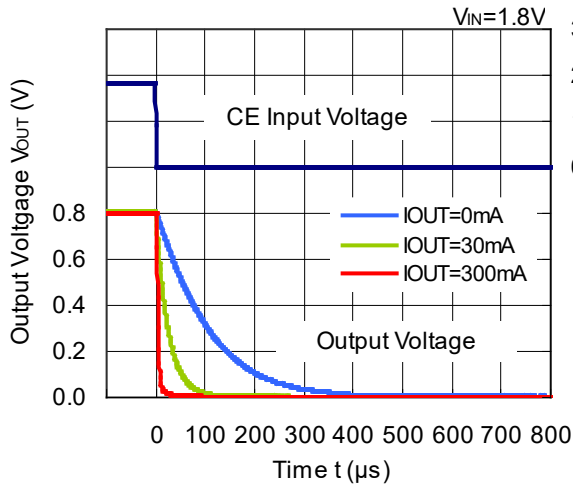


RP114x36xB

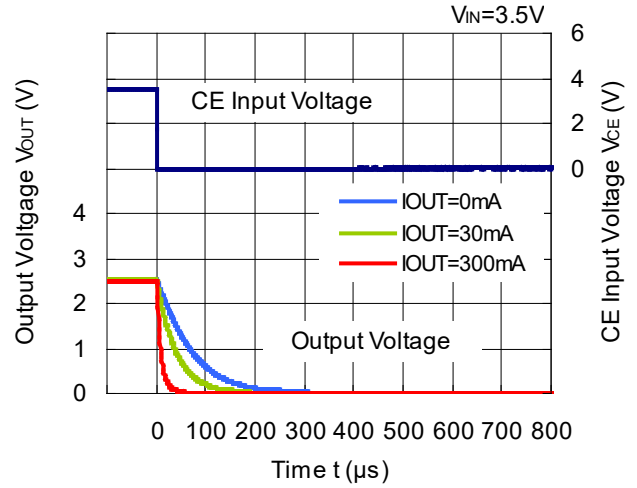


15) CE による立下り時間特性例 (D バージョン) (C1=1.0μF, C2=1.0μF, T_{opt}=25°C)

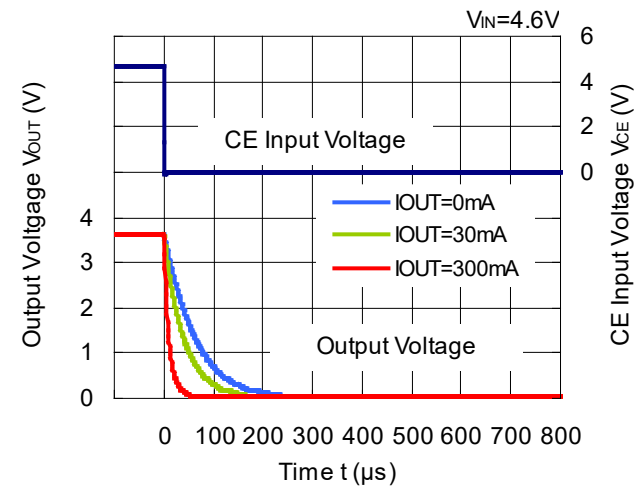
RP114x08xD



RP114x25xD



RP114x36xD

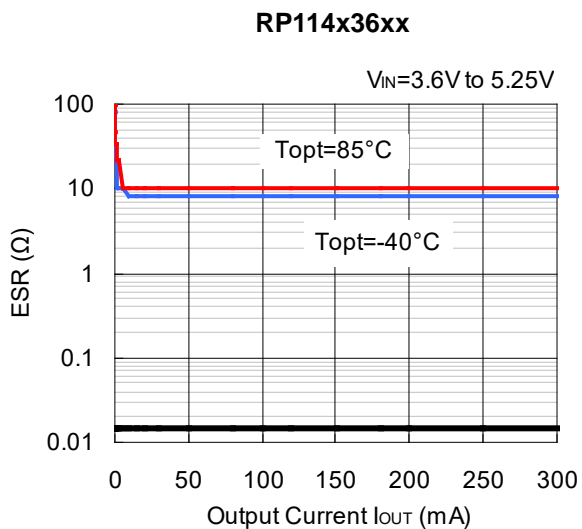
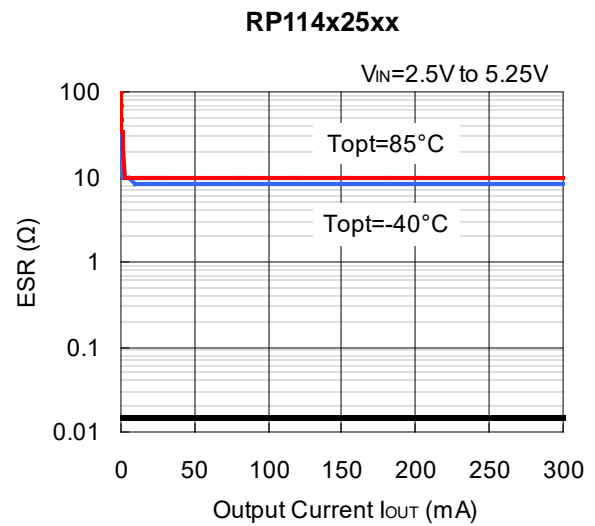
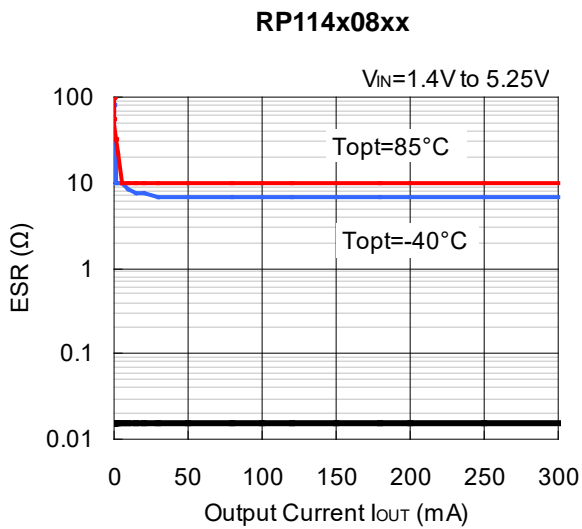


■ 直列等価抵抗値対出力電流特性例

本ICの出力コンデンサはセラミックタイプを推奨しますが、他の低ESRタイプのコンデンサも使用可能です。参考までにノイズレベルが $40\mu\text{V}$ (平均値)以下になる出力電流 I_{OUT} と直列等価抵抗ESRの関係を以下に示します。

測定条件

- ・ ノイズ周波数帯域 : $10\text{Hz} \sim 2\text{MHz}$
- ・ 周囲温度 : $-40^{\circ}\text{C} \sim 85^{\circ}\text{C}$
- ・ 網掛け部分 : ノイズレベルが $40\mu\text{V}$ (平均値)以下
- ・ C1, C2 : $1.0\mu\text{F}$





本ドキュメント掲載の技術情報及び半導体のご使用につきましては以下の点にご注意ください。

1. 本ドキュメントに記載しております製品及び製品仕様は、改良などのため、予告なく変更することがあります。又、製造を中止する場合がありますので、ご採用にあたりましては当社又は販売店に最新の情報をお問合せください。
2. 文書による当社の承諾なしで、本ドキュメントの一部、又は全部をいかなる形でも転載又は複製されることは、堅くお断り申し上げます。
3. 本ドキュメントに記載しております製品及び技術情報のうち、「外国為替及び外国貿易管理法」に該当するものを輸出される場合、又は国外に持ち出される場合は、同法に基づき日本国政府の輸出許可が必要です。
4. 本ドキュメントに記載しております製品及び技術情報は、製品を理解していただくためのものであり、その使用に関して当社及び第三者の知的財産権その他の権利に対する保証、又は実施権の許諾を意味するものではありません。
5. 本ドキュメントに記載しております製品は、標準用途として一般的電子機器(事務機、通信機器、計測機器、家電製品、ゲーム機など)に使用されることを意図して設計されております。故障や誤動作が人命を脅かしたり、人体に危害を及ぼす恐れのある特別な品質、信頼性が要求される装置(航空宇宙機器、原子力制御システム、交通機器、輸送機器、燃焼機器、各種安全装置、生命維持装置等)に使用される際には、必ず事前に当社にご相談ください。
6. 当社は品質、信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障の結果として人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご留意ください。誤った使用又は不適切な使用に起因するいかなる損害等についても、当社は責任を負いかねますのでご了承ください。
7. 本ドキュメントに記載しております製品は、耐放射線設計はなされてございません。
8. X線照射により製品の機能・特性に影響を及ぼす場合があるため、評価段階で機能・特性を確認の上でご使用ください。
9. WLCSPパッケージの製品は、遮光状態でご使用ください。光照射環境下(動作、保管中含む)では、機能・特性に影響を及ぼす場合があるためご注意ください。
10. パッケージ捺印は、画像認識装置の仕様によって文字認識に差が生じることがあります。画像認識装置にて文字認識をする場合は、事前に弊社販売店または弊社営業担当者までお問い合わせください。
11. 本ドキュメント記載製品に関する詳細についてのお問合せ、その他お気付きの点がございましたら当社又は販売店までご照会ください。



当社は地球環境保全の観点から環境負荷物質の低減に取り組んでいます。

2006年4月1日以降、弊社はRoHS指令に適合した製品を提供しています。また、2012年4月1日以降は、ハロゲンフリー製品を提供しています。

RICOH リコー電子デバイス株式会社

弊社デバイスに関する詳しい内容をお知りになりたい方は下記へアクセスしてください。

<https://www.e-devices.rioh.co.jp/>

本カタログ掲載製品に関するお問い合わせは下記宛までお願いします。

- 東日本地区 〒222-8530 神奈川県横浜市港北区新横浜3-2-3
050(3814)7090 (直) FAX 045(474)0074
- 西日本地区 〒563-8501 大阪府池田市姫室町13-1
072(748)6262 (直) FAX 072(753)2120
- 名古屋地区 〒451-6010 愛知県名古屋市西区牛島町6-1
名古屋ルーセントタワー 10F
080(9265)6941 (直)
Email: zredc_nagoya_sales_office@e-devices.rioh.co.jp

●お問い合わせ・ご用命は...