

原寸大

# 8bitリアルタイムクロックモジュール

- ●水晶振動子内蔵で無調整、高精度 ●ATコンパチブル・コンピュータ対応 ●電池交換可能な電池ホルダ搭載 ●電源切替回路内蔵によりRTC・拡張RAM共に自動バック ●電源の質問路内蔵によりKTC・拡張RAMA アップ可能 ●うるう年自動判別・サマータイム選択機能 ●拡張 4 kbyteのS RAM内蔵 ・ページレジスタ 1 byte

- ・ペーシレンスフ Toyle ・32byte×128page ●/ンマルチプレクス・バスの採用によりCPUバスに直結可能 ●電池(BR1225)はオプション対応も可能(別梱包)

# ■仕 様 (特性)

#### 絶対最大定格

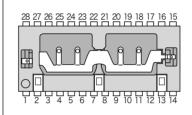
| 項目      | 記号              | 条件      | Min.                                  | Max.                 | 単位    |  |
|---------|-----------------|---------|---------------------------------------|----------------------|-------|--|
| 電源電圧    | V <sub>DD</sub> | VDD-GND | -0.3                                  | +7.0                 | V     |  |
| 入力電圧    | Vin             | 入力端子    | 0.5                                   | V <sub>DD</sub> +0.3 | \<br> |  |
| 保存温度    | Тѕтс            | 単品での保存  | -40                                   | +85                  | °C    |  |
| ハンダ付け条件 | TsoL            | リード部    | 260°C以下×10秒以内×2回以下<br>(パッケージ温度は150°C) |                      |       |  |

#### 動作条件

| 項目   | 記号              | 条件       | Min. | Тур. | Max. | 単位 |
|------|-----------------|----------|------|------|------|----|
| 電源電圧 | V <sub>DD</sub> | <u> </u> | 4.75 | 5.0  | 5.5  | V  |
| 動作温度 | Topr            |          | -10  |      | +70  | °C |

# ■端子接続図

■外形寸法図



| No. | ピン端子           | No. | ピン端子           |
|-----|----------------|-----|----------------|
| 1   | Ao             | 28  | A2             |
| 2   | Aı             | 27  | Аз             |
| 3   | TMODE          | 26  | VDD            |
| 4   | TCLOCK         | 25  | SQW            |
| 15  | STBY           | 24  | A4             |
| 6   | Do .           | 23  | A <sub>5</sub> |
| 7   | Dı             | 22  | NC             |
| 8   | D <sub>2</sub> | 21  | ĪRQ            |
| 9   | Dз             | 20  | RESET          |
| 10  | D4             | 19  | RD             |
| 11  | D <sub>5</sub> | 18  | NC             |
| 12  | D <sub>6</sub> | 17  | WR             |
| 13  | D7             | 16  | XRAM           |
| 14  | GND            | 15  | RTC            |

(単位:mm)

NC:内部接続されていません

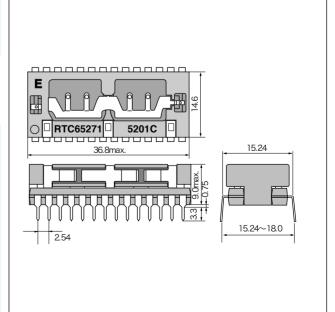
## 周波数特性

| 項目      | 記号    | 条件                                | Max.        | 単位    |
|---------|-------|-----------------------------------|-------------|-------|
| 周波数精度   | ∆f/fo | Ta=25°C,VDD=5V                    | 5±20        |       |
| 周波数温度特性 |       | Ta=-10~70°C,VDD=5V<br>25°C基準      | +10<br>-120 | ppm   |
| 周波数電圧特性 | fv    | Ta=一定,V <sub>DD</sub> =3V<br>5V基準 | ±5          | ppm/V |
| エージング   | fa    | Ta=25℃,VD=5V,初年度                  | ±5          | ppm/年 |

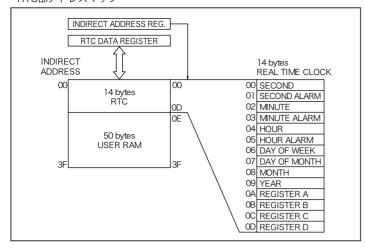
#### 電気的特性

 $(V_{DD}=5V\pm 10\%, Ta=-10\sim +70^{\circ}C)$ 

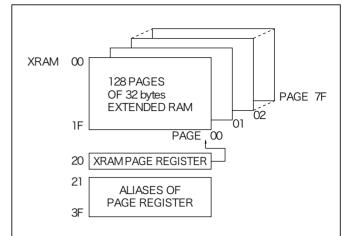
| 項 目                  | 記号    | 条件  | Min. | Тур. | Max.                 | 単位 |
|----------------------|-------|---|------|------|----------------------|----|
| 入力電圧                 | VIH   |   | 2.2  |      | V <sub>DD</sub> +0.3 | V  |
|                      | VIL   |   | -0.3 |      | 0.8                  | v  |
| 入力漏れ電流               | Ш     | RESET,RD,WR,RTC,<br>XRAM,Do~D7,Ao~A5        |      |      | ±Ί                   | μΑ |
| 出力電圧                 | Vон   | V <sub>DD</sub> =5V,I <sub>LOAD</sub> =-4mA | 2.4  |      |                      | V  |
|                      | Vol   | V <sub>DD</sub> =5V,I <sub>LOAD</sub> =4mA  |      |      | 0.4                  | v  |
| 電源消費電流               | IDD   | 無負荷時  |      |      | 15                   | mA |
| バッテリーバックアップ<br>時 電 流 | Іват  | Ta=25°C                                     |      | 0.5  | 1.0                  | μΑ |
| スタンバイ時電流             | Іѕтву | STBY=GND                                    |      |      | 2                    |    |



# ■アドレスマップ RTC部アドレスマップ



#### 拡張RAMアドレスマップ

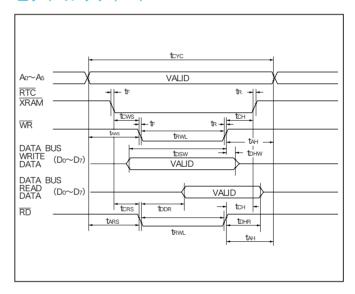


#### ■バスタイミング

 $(V_{DD}=5V\pm 10\%, GND=0V, Ta=-10\sim +70^{\circ}C)$ 

|                         | (100-21-10   |      | Ov. Ia- |    |
|-------------------------|--------------|------|---------|----|
| 項目                      | 記号           | Min. | Max.    | 単位 |
| サイクル時間                  | tcyc         | 395  | DC      |    |
| パルス幅RD/WRの "L" 区間       | trwL         | 325  | _       |    |
| 信号立ち上がり/立ち下がり時間CS,RD,WR | tr,t⊧        | _    | 30      |    |
| アドレス保持時間                | <b>t</b> ah  | 20   |         |    |
| RD前のアドレスセットアップ時間        | <b>t</b> ars | 50   |         |    |
| WR前のアドレスセットアップ時間        | taws         | 0    |         |    |
| <br>RD前のチップセレクトセットアップ時間 | tcrs         | 50   | _       | ns |
| WR前のチップセレクトセットアップ時間     | tcws         | 0    |         |    |
| RD,WR後のチップセレクトホールド時間    | tсн          | 20   |         |    |
| リードデータ保持時間              | <b>t</b> DHR | 10   | 100     |    |
| ライトデータ保持時間              | <b>t</b> DHW | 0    | _       |    |
| RDからの出力データ遅延時間          | <b>t</b> DDR | 20   | 240     |    |
| ライトデータセットアップ時間          | <b>t</b> osw | 200  | _       |    |

### ■タイミングチャート



## ■回路構成図

