

概述

TP8023 是一款工作在固定关断时间控制模式的降压型 LED 恒流驱动器，用于高效地驱动多颗 LED。TP8023 采用平均电流型的闭环恒流方式，系统应用时输出电流对电感变化不敏感。这极大的提高了输出电流的恒流精度，特别适用于 8~80V 输入电压范围的非隔离降压 LED 恒流驱动电路。

TP8023 外置功率管，通过外部电阻可以设定 LED 输出的平均电流，并且通过 MODE 脚外接高低电平可以实现 LED 输出的高低亮模式切换。当 MODE 脚接高电平时，LED 输出 100% 高亮模式，当 MODE 脚接低电平时，LED 输出 30% 低亮模式。这只需要很少的外围元件即可以实现 LED 输出的高低亮模式切换，节约了系统的成本和体积。TP8023 集成了 PWM 调光功能。LED 电流可以通过外部 PWM 调光信号的占空比来进行调节，调光接口简单方便。

TP8023 集成了多种保护功能，以保证系统的稳定和可靠，包括 LED 输出短路保护，LED 输出过流保护，芯片温度智能控制和 VDD 供电欠压保护等。

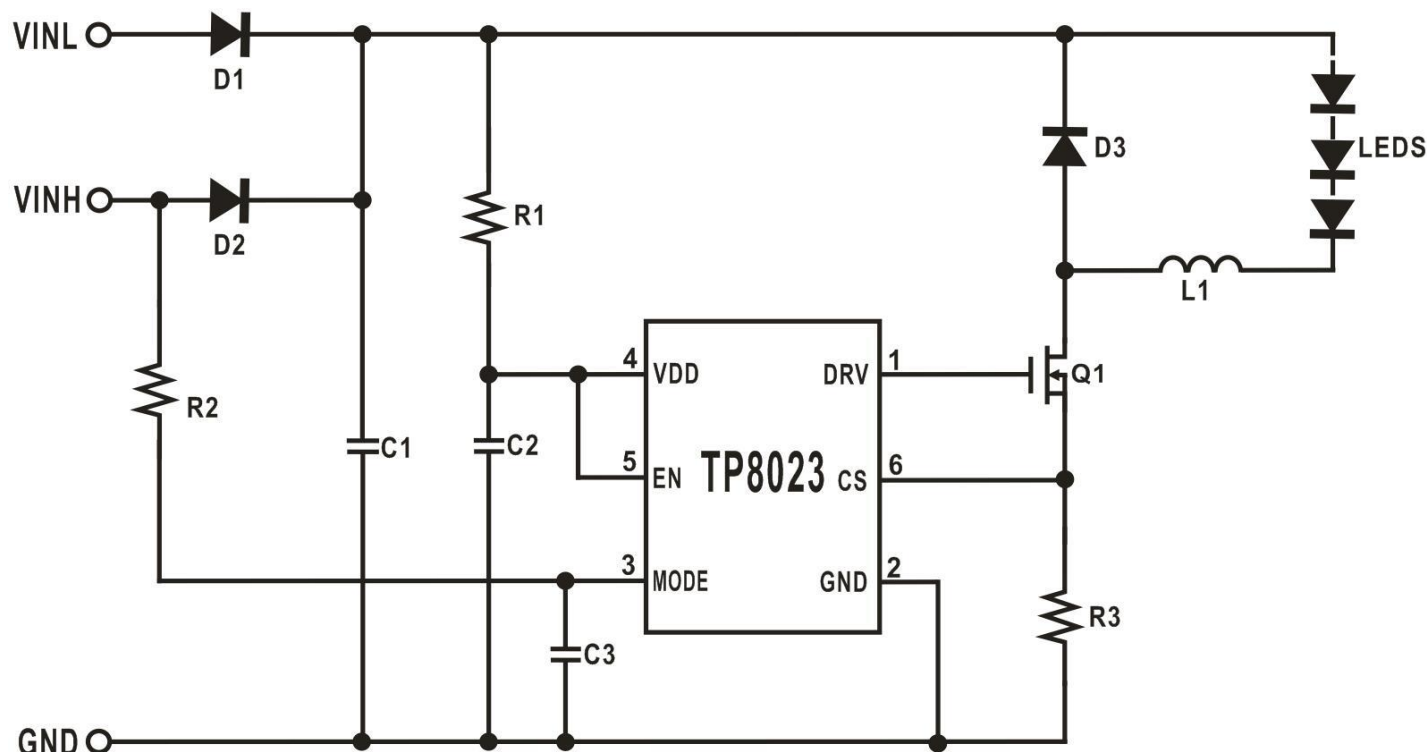
特点

- 系统宽输入电压范围：8~80V
- 固定关断时间控制模式
- 平均电流型的闭环恒流控制
- $\pm 5\%$ LED 输出电流精度
- LED 输出高低亮模式
- 对电感变化不敏感
- 集成 PWM 调光功能
- 系统工作效率高
- VDD 内置 5.6V 稳压管
- 芯片内置使能功能
- LED 输出短路保护
- 芯片温度智能控制
- 采用 SOT23-6L 封装

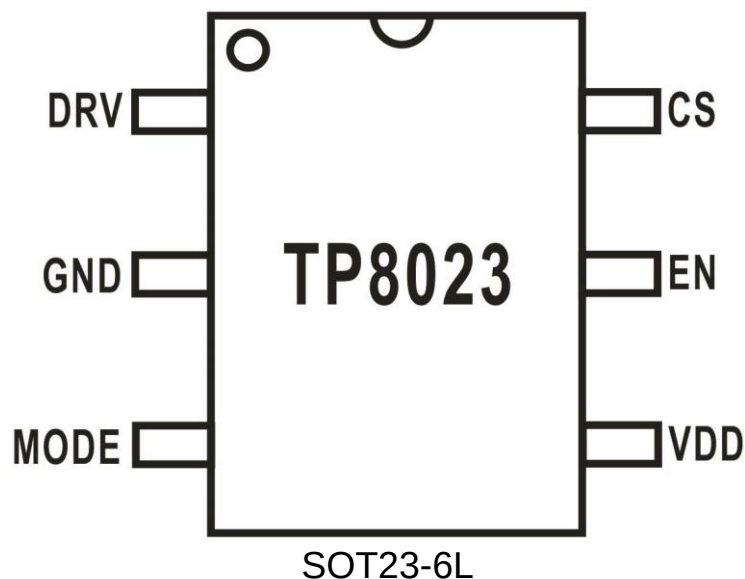
应用

- 电动自行车 LED 照明
- 摩托车 LED 照明
- 其它 LED 照明

典型应用电路



管脚



管脚描述

管脚编号	管脚名称	描述
1	DRV	外部功率管的栅极驱动引脚
2	GND	芯片地
3	MODE	高低亮模式切换输入引脚，高低亮调光应用时需外接 100nF 的滤波电容到地；MODE 脚功能不用时，该脚不能悬空，需连接到 VDD 或 GND
4	VDD	电源输入引脚，内置 5.6V 稳压管
5	EN	芯片使能端，PWM 调光信号输入引脚，调光时需外接 10~100nF 的滤波电容到地
6	CS	输出电流采样脚，采样电阻连接在 CS 与 GND 之间

极限参数（注 1）

参数	额定值	单位
VDD,CS,EN,DRV 到 GND 电压	-0.3~+6	V
MODE 到 GND 电压	-0.3~+7	V
功率损耗（注 2）	0.5	W
工作结温范围	-20~150	℃
储存温度范围	-40~150	℃
ESD 水平(HBM)	2000	V
ESD 水平(MM)	200	V

推荐工作范围

参数	符号	工作条件	推荐值	单位
电源电压	VIN	正常工作	8~80	V
输出电流	I _{LED}	正常工作	3~5	A
PWM 调光频率	F _{PWM}	PWM 调光	<1000	Hz

注 1: 最大极限值是指超出该工作范围芯片可能会损坏。推荐工作范围是指在该范围内芯片工作正常, 但不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电气参数规范。对于未给定的上下限参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 环境温度升高最大功耗会减小, 这是由 T_{JMAX}, Θ_{JA} 和环境温度 T_A 所决定的。最大允许功耗为 P_{DMAX}=(T_{JMAX}-T_A)/ Θ_{JA} 或是极限参数范围给出的数字中比较低的那个值。

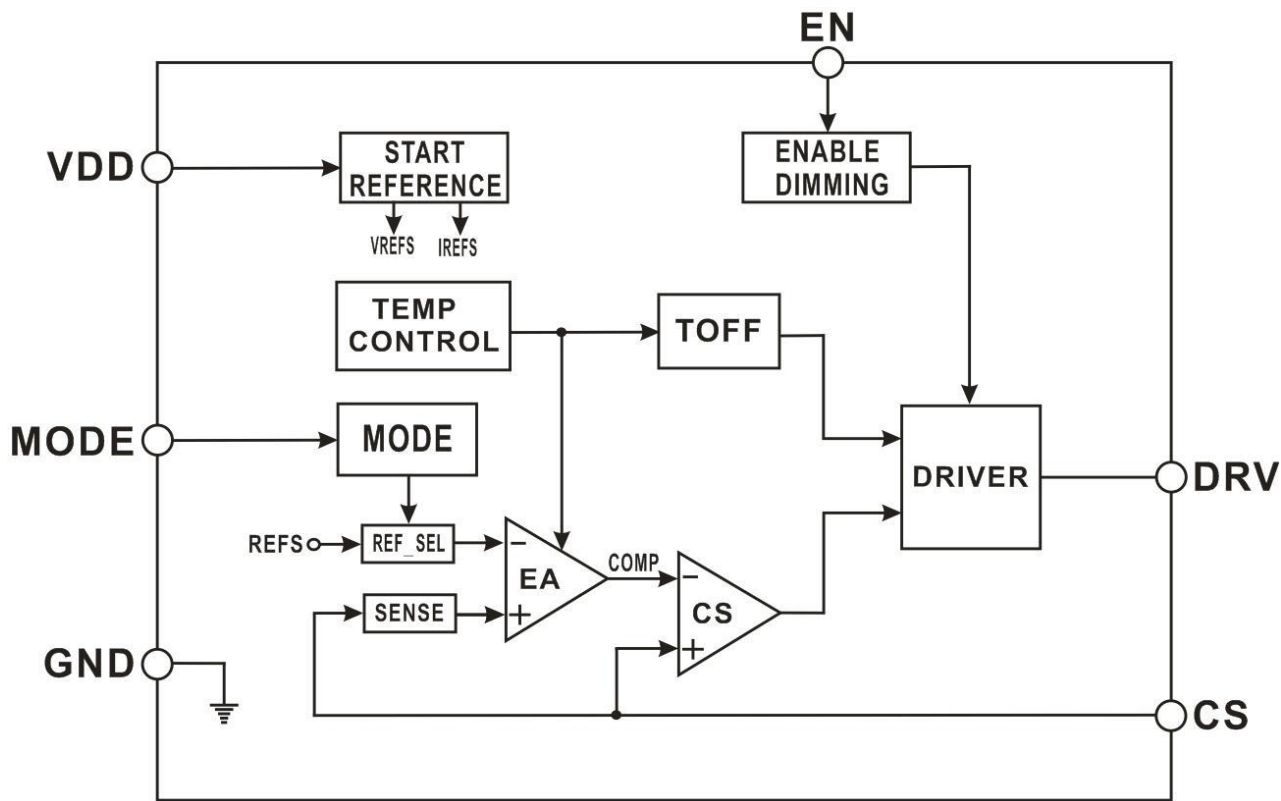
电气参数 (注 3)

(无特殊说明, Ta=25°C, VDD=5.6V)

符号	参数	测试条件	最小值	典型值	最大值	单位
输入电压						
V _{DD_CLP}	VDD 输入钳位电压			5.6		V
I _{STB}	静态工作电流	VDD=5V		405		μA
V _{UVLO}	欠压保护	VDD 上升		3.1		V
V _{UVLO,HYS}	欠压保护滞回	VDD 下降		2.7		V
电流采样						
V _{REF_100%}	100%亮度时平均电流采样电压阈值			300		mV
V _{REF_30%}	30%亮度时平均电流采样电压阈值			100		mV
工作定时						
T _{OFF}	固定关断时间	100%亮度输出		4.4		μs
T _{LEB}	功率管导通前沿消隐时间			200		ns
F _{SW_MAX}	最大工作频率			220		kHz
MODE 输入						
R _{MODE}	MODE 下拉电阻			50		KΩ
V _{MODE_H}	MODE 输入高电平		2.0			V
V _{MODE_L}	MODE 输入低电平				0.5	V
V _{MODE_CLP}	MODE 高电平钳位电压			6.5		V
调光功能						
R _{EN}	EN 上拉电阻			200		KΩ
V _{EN_H}	EN 使能/PWM 调光输入高电平		2.0			V
V _{EN_L}	EN 使能/PWM 调光输入低电平				0.5	V
功率管						
I _{SOURCE}	最大驱动上拉电流			550		mA
I _{SINK}	最大驱动下拉电流			350		mA
温度控制						
T _{ST}	输出电流智能温控开始温度			130		°C
T _{SD}	过温保护温度			150		°C
T _{HYS}	过温保护温度滞回			130		°C

注 3: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

内部框图



应用说明

TP8023 是一款工作在固定关断时间控制模式的降压型 LED 恒流驱动器，用于高效地驱动多颗 LED。TP8023 采用了平均电流型的闭环恒流方式，可以通过 MODE 引脚外接高低电平来实现 LED 输出的高低亮模式切换，同时集成了芯片使能和 PWM 调光功能。

工作原理

TP8023 采用固定关断时间的控制方式和平均电流型的闭环恒流方式对输出 LED 进行恒流驱动。当功率管导通时，输入电流通过 LED，电感，功率管和电流采样电阻到地，此时电感电流随着导通时间而斜坡增加，当电流采样电阻的电压达到芯片内部误差放大器的基准阈值时，功率管开始关断。在功率管关断过程中，电感电流通过续流二极管，LED 进行放电。经过一个芯片内部的固定关断时间后，功率管重新开始导通，重复进行上述过程。TP8023 在功率管开关过程中，闭环的调节 LED 的输出峰值电流大小，从而实现 LED 恒流输出的目的。

LED 平均电流设定

LED 的平均电流由连接在 CS 和 GND 两端的电阻 R_{CS} 决定：

$$I_{OUT} = \frac{V_{REF}}{R_{CS}}$$

其中， R_{CS} 是输出平均电流采样电阻，100%亮度时的 V_{REF} 阈值为 300mV，30%亮度时的 V_{REF} 阈值为 100mV。

LED 高低亮模式设定

TP8023 集成了高低亮模式切换功能，通过 MODE 脚可以对高低亮模式功能进行配置。具体配置方式如下：

MODE=H	MODE=L
LED=100%亮度	LED=30%亮度

为了减少功率管开关信号对 MODE 脚的干扰，高低亮调光应用时 MODE 需要外接 100nF 的滤波电容到地；MODE 脚功能不用时，该脚不能悬空，需连接到 VDD 或 GND。

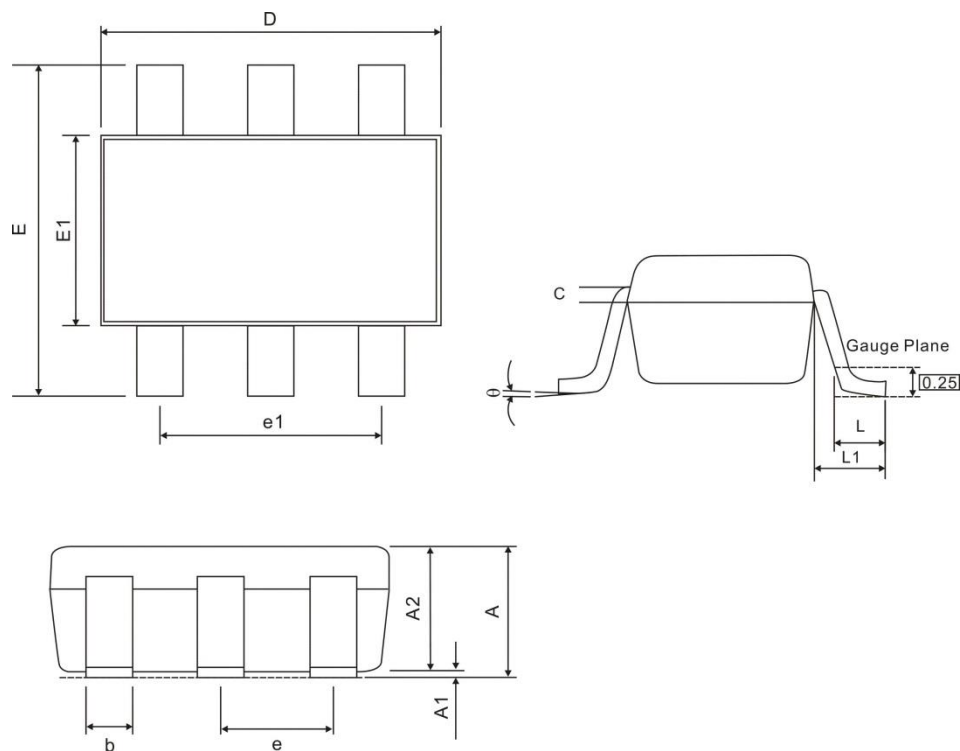
VDD 供电电阻选择

如果应用电路的输入电压大于 5.6V 时，则需要在 VDD 引脚增加供电电阻，供电电阻的电阻值选择大概可以参考下表（实际应用可以在此基础上微调），更高输入电压时也可以使用三极管进行供电。

输入电压(V)	12V	24V	36V	48V	60V
供电电阻(Ω)	3K3	7K5	12K	16K	20K

封装形式

SOT23-6L



符号	毫米		
	最小值	标准值	最大值
A	1.00	-	1.45
A1	0.00	-	0.15
A2	0.90	-	1.30
b	0.31	-	0.50
c	0.08	-	0.22
D	2.90 BSC		
E	2.80BSC		
E1	1.60BSC		
e	0.95BSC		
e1	1.90BSC		
L	0.30	0.45	0.60
θ	0°	-	8°

注明: 本公司对本文档有修改的权利,本公司对本文档的修改恕不另行通知。