

**芯片功能说明:**

- 该LM4890S的音频功率放大器主要设计为要求苛刻的移动电话和其他便携式通信设备的应用程序。它能够提供 1W 的连续平均功率一个 8Ω BTL 负载从一个 5V 小于 1% 的失真 (THD + N) DC 电源。
- Boomer 音频功率放大器是专为提供高品质的输出功率与最小量的外部元件。该LM4890S不需要输出耦合电容或自举电容, 因此就是非常适用于移动电话和其他低电压应用程序的阳离子, 其中最小的功率消耗是一个主要的要求。
- 该LM4890S设有低功耗的停机模式, 它是通过驱动关断引脚与实现逻辑低。此外, LM4890S 具有内部热敏 MAL 关断保护机制。
- 该LM4890S包含高级弹出&点击电路, 消除了将不会出现噪音导通和关断的过渡。
- 该LM4890S是单位增益稳定, 可以通过配置外部增益设置电阻。

芯片功能主要特性:

- 提供节省空间的封装: MSOP-8
- 超低电流关断模式
- BTL 输出可以驱动容性负载
- 改进弹出&点击电路中消除噪音导通和关断的过渡
- 2.2 - 5.5V 工作电压
- 无输出耦合电容, 缓冲网络或所需的自举电容
- 单位增益稳定
- 外部增益配置能力

芯片基本应用:

- 手机
- 掌上电脑
- 便携式电子设备

主要规格:

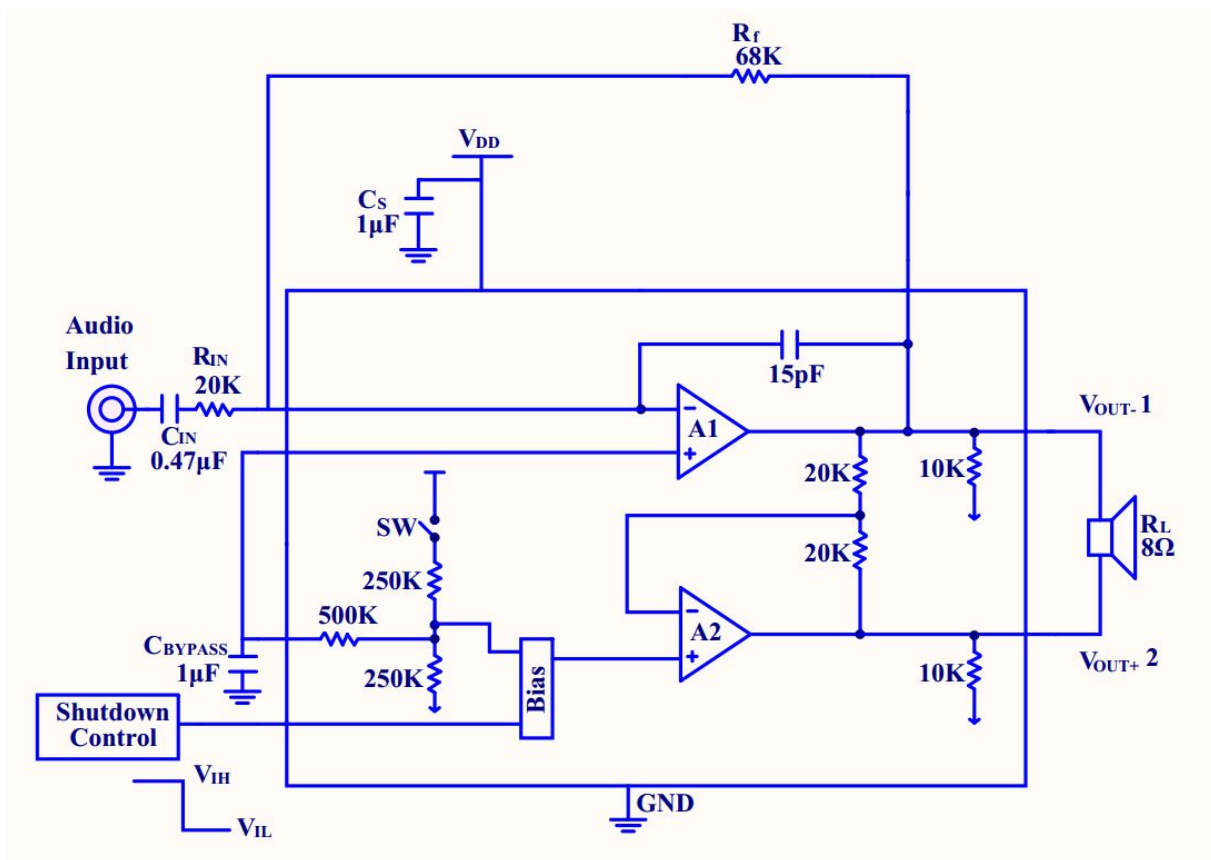
- PSRR 在 217Hz 时, $V_{DD}=5V$ (图 1) 的 62dB(典型)
- 功率输出在 5.0V & 1 % THD 1W(典型)
- 电源输出电压为 3.3V & 1 % THD 400mW(典型)
- 关断电流 0.1 μ A(典型)

芯片订购信息:

芯片型号	封装类型	包装类型	最小包装数量	备注
LM4890S	MSOP-8	盘装	3000	



典型应用



(图 1) LM4890S典型应用原理图

绝对最大额定值 (注 2)

电源电压(注 11)	6.0V	热阻	
储存温度	-65℃ 到 +150℃	θ_{JC} (SOP)	35℃/W
输入电压	-0.3V 到 $V_{DD}+0.3V$	θ_{JA} (SOP)	150℃/W
功率耗散 (3)	内部限制	θ_{JA} (8 焊球 Micro SMD, 注 12)	220℃/W
ESD 易感性 (4)	2000V	θ_{JA} (9 焊球 Micro SMD, 注 12)	180℃/W
结温	150℃	θ_{JC} (MSOP)	56℃/W
		θ_{JA} (MSOP)	190℃/W
		θ_{JA} (LLP)	220℃/W

工作额定值

温度范围

 $T_{MIN} \leq T_A \leq T_{MAX}$ -40℃ $\leq T_A \leq$ 85℃电源电压 $2.2V \leq V_{DD} \leq 5.5V$

电气特性 $V_{DD}=5V$ (注 1,2,8)

以下规格申请，除非另有说明，在图 1 所示的电路限制适用于 $T_A=25^{\circ}C$ 。

符号	参数	条件	LM4890S		单位 (限量)
			典型	极限	
			(注 6)	(注 7,9)	
I_{DD}	静态电源电流	$V_{IN}=0V, I_O=0A$, 空载	4	8	mA (最大)
		$V_{IN}=0V, I_O=0A$, 8Ω 负载	5	10	mA (最大)
I_{SD}	关断电流	$V_{SHUTDOWN}=0V$	0.1	2.0	μA (最大)
V_{SDIH}	关断电压输入高			1.2	V (最小)
V_{SDIL}	关断电压输入低			0.4	V (最大)
V_{OS}	输出电压的设定		7	50	mV (最大)
$R_{OUT-GND}$	输出到地电阻注 (10)		8.5	9.7	K Ω (最大)
				7.0	K Ω (最小)
P_O	输出功率 (8Ω)	THD=2% (最大) ; $F=1KHz$	1.0	0.8	W
T_{WU}	唤醒时间		170	220	ms (最大)
T_{SD}	热关断温度		170	150	$^{\circ}C$ (最小)
				190	$^{\circ}C$ (最大)
THD+N	总谐波失真+噪音	$P_O=0.4W_{rms}; F=1KHz$	0.1		%
PSRR	电源抑制比 (注 14)	$V_{ripple}=200mV$ 的正弦 P-P 输入 端接 10Ω 电阻到地	62 ($f=217Hz$) 66 ($f=1KHz$)	55	dB(最小)
T_{SDT}	关机时间	8Ω 负载	1.0		ms (最大)

电气特性 $V_{DD}=3V$ (注 1,2,8)

以下规格申请，除非另有说明，在图 1 所示的电路限制适用于 $T_A=25^{\circ}C$ 。

符号	参数	条件	LM4890S		单位 (限量)
			典型	极限	
			(注 6)	(注 7,9)	
I_{DD}	静态电源电流	$V_{IN}=0V, I_O=0A$, 空载	3.5	7	mA (最大)
		$V_{IN}=0V, I_O=0A$, 8Ω 负载	4.5	9	mA (最大)
I_{SD}	关断电流	$V_{SHUTDOWN}=0V$	0.1	2.0	μA (最大)
V_{SDIH}	关断电压输入高			1.2	V (最小)
V_{SDIL}	关断电压输入低			0.4	V (最大)
V_{OS}	输出电压的设定		7	50	mV (最大)
$R_{OUT-GND}$	输出到地电阻注 (10)		8.5	9.7	KΩ(最大)
				7.0	KΩ(最小)
P_O	输出功率 (8Ω)	THD=1% (最大) ; F=1KHz	0.31	0.28	W
T_{WU}	唤醒时间		120	180	ms (最大)
T_{SD}	热关断温度		170	150	°C (最小)
				190	°C (最大)
THD+N	总谐波失真+噪音	$P_O=0.15W_{rms}$; F=1KHz	0.1		%
PSRR	电源抑制比 (注 14)	$V_{ripple}=200mV$ 的正弦 P-P 输入 端接 10Ω 电阻到地	56 (f=217Hz)	45	dB(最小)
			62 (f=1KHz)		

**电气特性 $V_{DD}=2.6V$ (注 1,2,8)**

以下规格申请，除非另有说明，在图 1 所示的电路限制适用于 $T_A=25^{\circ}C$ 。

符号	参数	条件	LM4890S		单位 (限量)
			典型	极限	
			(注 6)	(注 7,9)	
I_{DD}	静态电源电流	$V_{IN}=0V, I_O=0A$, 空载	2.6		mA (最大)
I_{SD}	关断电流	$V_{SHUTDOWN}=0V$	0.1		μA (最大)
P_O	输出功率 (8 Ω)	THD=1% (最大); F=1KHz	0.2		W
	输出功率 (4 Ω)	THD=1% (最大); F=1KHz	0.22		W
THD+N	总谐波失真+噪音	$P_O=0.1W_{rms}$; F=1KHz	0.08		%
PSRR	电源抑制比 (注 14)	$V_{ripple}=200mV$ 的正弦 P-P 输入 端接 10 Ω 电阻到地	44 (f=217Hz)		dB
			44 (f=1KHz)		

注 1: 所有电压都相对于该接地引脚测量，除非另有规定。

注 2: 绝对最大额定值：指示超出可能发生损坏设备的限制。工作额定值：改设备的正常工作条件，但不保证特定的性能界限。电气特性：国家直流和交流的试验条件下的电气规范，其保证特定的性能限制，这是假设改设备在工作额度内。规格不保证在没有极限参数给出，然而，典型值是设备性能良好的指示。

注 3: 最大功耗在高温下会减少，由 T 决定 J_{MAX} , θ_{JA} 和环境温度下 T_A 。最大允许功率为 $P_{D_{MAX}} = (T_{J_{MAX}} - T_A) / \theta_{JA}$ 或者最大额定值给出的数字，以较低值为准。对于 LM4890S，看功率降额曲线的附加信息。

注 4: 人体模型，100pF 的放电通过 1.5K Ω 的电阻。

注 5: 机械模型，220pF-240pF 的排出，所有引脚。

注 6: 标准被定在 25 $^{\circ}C$ 下测得的参数标准。

注 7: 限制是保证国家的 AOQL (平均出厂质量水平)

注 8: 对于只有微型 SMD，关断电流测量在正常的室温环境。阳光直接照射会增加。

注 9: 数据表的最小/最大规格限制由设计，测试或统计分析保证。

注 10: R_{OUT} 从每个输出引脚接地测量。此值表示的 10K 欧姆输出电阻的并联组合和两个 20K 欧姆的电阻。

注 11: 如果产品处于关断模式和 V_{DD} 超过 6V (到最大 8V 的 V_{DD})，那么大部分过量的电流将流过 ESD 保护电路。如果源阻抗限制在一个最大的 10 毫安的电流，则该部分在受到保护。如果部件被启动时， V_{DD} 大于 5.5V 并小于 6.5V，将不会发生损坏，虽然工作寿命将减少。操作在 6.5V 以上，没有电流限制就会造成永久行损坏。

注 12: 所有凸块具有相同的耐热性，并有助于相等时间来降低热阻。所有凸块必须被链接到指定的热阻。

注 13: 最大耗散功率 ($P_{D_{MAX}}$) 在设备中发生在显著低于满输出功率的输出功率电平。 $P_{D_{MAX}}$ 可用在应用程序部分中显示公式 1.他也可从功率耗散图获得。

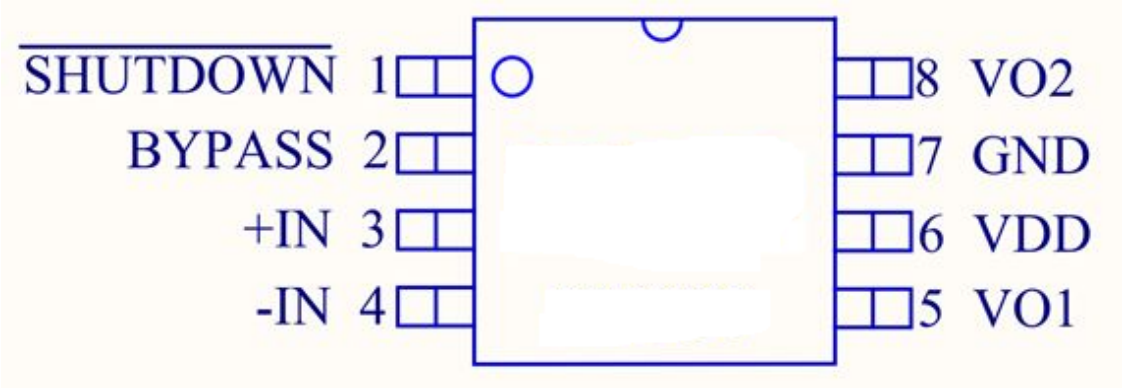
注 14: PSRR 是系统增益功能。规范适用于图 1 所示电路中 $A_v=2$ ，更高的系统增益将由量减少 PSRR 值的增益的增加。10 系统增益代表 14 分贝的增益增加。PSRR 将 14 分贝减少，并适用于所有的工作电压。



外部元件描述

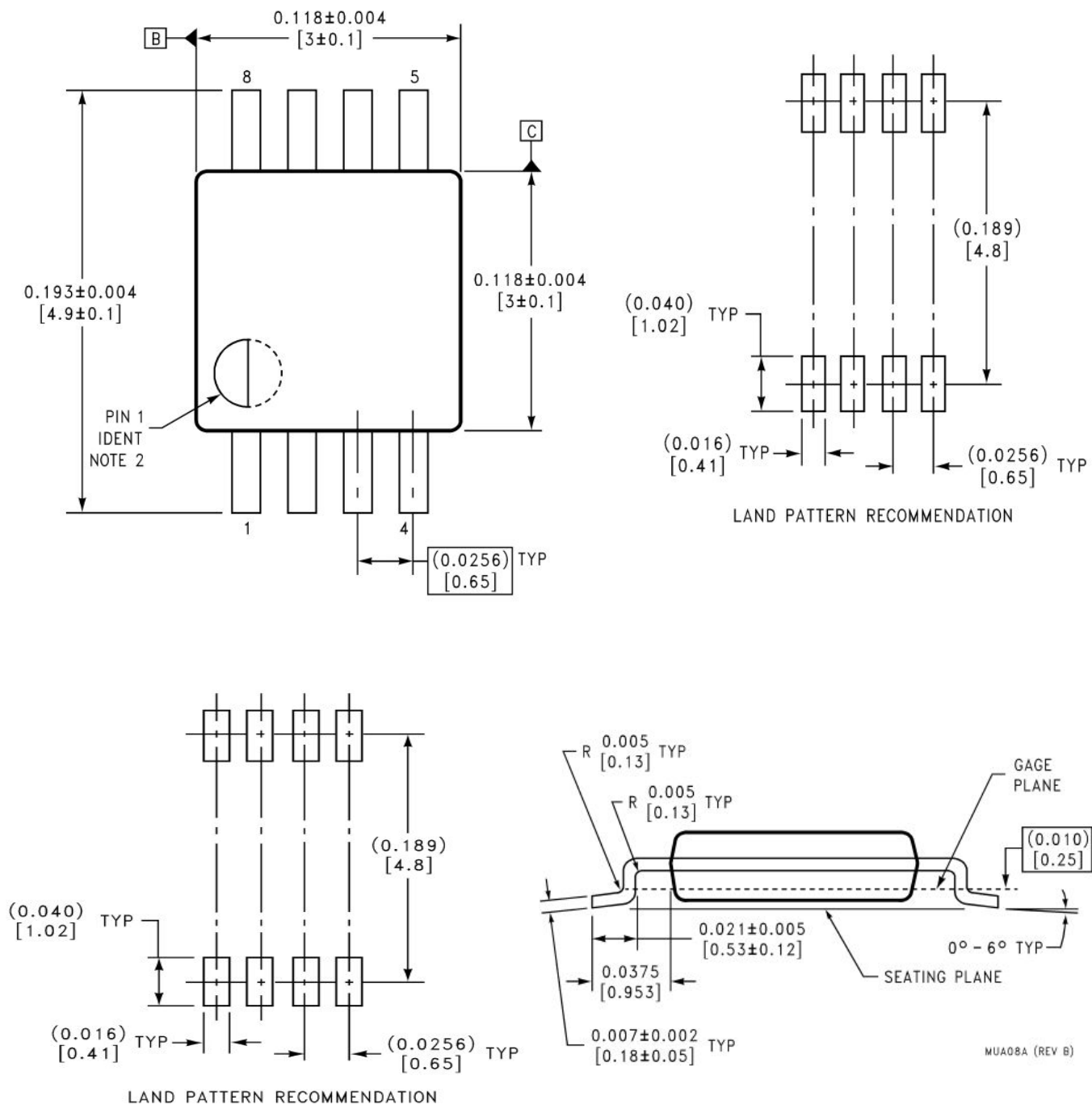
组件		功能说明
1	R_{IN}	反相输入阻抗与 R_F 集的闭环增益。这个电阻也形成了高通滤波器，以 C_{IN} 在 $f_c=1/(2\pi R_{IN}C_{IN})$ 。
2	C_{IN}	输入耦合电容,阻止在放大器的输入端的直流电压。还创建了一个高通滤波器，带有 R_{IN} 在 $f_c=1/(2\pi R_{IN}C_{IN})$ 。请参考以下部分，正确选择外部组件，用于如何确定电容的取值。
3	R_f	反馈电阻它设置在链接 R 闭环增益。
4	C_S	电源旁路电容，提供电源滤波。请参考以下部分，电源 旁路，对于有关电源旁路电容的正确位置 and 选择信息， C_{BYPASS} 。
5	C_{BYPASS}	旁路引脚电容，提供半电源滤波。请参考以下部分，正确选择的外部组件，信息有关的 C_{BYPASS} 妥善安置和选择。

封装引脚图





芯片封装尺寸



如没有特别提示，所有尺寸标注均为：英尺（毫米）